

Benutzer Handbuch E-LAB UPP1-X (XS) Programmer



# © Copyright 1998-2018 by E-LAB Computers

A	E-	LAB ICP	-IS	P Pr	ogra	amn	ner	[AVI	R] [	avr	fatr	nm	c]							? ×
Fi	e	Device	Pro	gran	n C	)ptio	ns	Enci	ypt	He	lp									
	- 73		<u>.</u>		1.1	0		<u>/</u>	<u>s.</u>	ାର		۳ĺZ	51				A٢	ctio	n: none	
		3	¥:	-		P?			×	T	ľ	9	TOP							2.9
Ĺ,	_		_	_	_	_	_	_	_	_	_	_	_	_	_	_	_	_		
		adress	00	01	02	03	04	05	06	07	08	09	0A	0B	00	OD	OE	OF	ascii	
	ľ	000000	0C	94	48	30	OC	94	1E	45	OC	94	1E	45	0C	94	1E	45	H <ee< th=""><th></th></ee<>	
			00	94	18	45	00	94	1E	45	00	94	18	45	00	94	18	45	EEE	
		000020	00	94	117	45	00	94	18	45	00	94	18	45	00	94	18	45		
		000040	oc	94	AA	30	OC	94	1E	45	oc	94	EF	30	OC	94	C6	30	<e<< th=""><th></th></e<<>	
		000050	oc	94	1E	45	OC	94	1E	45	OC	94	1E	45	0C	94	1E	45	EEE	
		000060	OC	94	lE	45	OC	94	lE	45	OC	94	lE	45	OC	94	lE	45	EEE	
		000070	OC	94	lE	45	OC	94	lE	45	OC	94	lE	45	OC	94	lE	45	EEEE	
		000080	OC	94	1 E	45	OC	94	lE	45	OC	94	1 E	45	OE	94	OA	40	EEE@	
	ΠΠ		חחר	ппп		וחחח			וחחר	חחר	חחר		חחח	חחח				ппп		SPI
l r		- 1		01			0.4	0.5	0.0	0.7			- 1	0.0	0.0	0.0	0.7	0.7	!	
lŀ		adress	00		02	03	04	05	06	07	08	09	UA	UB	00	00	UE	UF	ascii	-
			FF	FF FF	FF FF	FF	FF	FF FF	FF	FF	FF	FF	FF	FF	FF	FF FF	FF FF	FF FF		
		000010	77	11	77	TT TT	TT TT	77	77	77	TT TT	77	TT TT	TT TT	77	77	77	77		
		000030	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF								
		000040	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF								
	-	000050	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF								
		000060	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF								
		000070	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF								
L		000080	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF								
							CPU	: ME	GA1:	28		C	lock	: 150	0000	00 H	lz Ş	5.08	Volt UPP-USB Programm	ier

WEB: www.e-lab.de Tel: 07268/9124-0 Fax: 07268/9124-24



# Inhaltsverzeichnis

ÜBERSICHT	3
EIGENSCHAFTEN	3
ANSCHLÜSSE	4
SOFTWARE	5
AVRProg	5
Aufruf Optionen	8
Knopf-Leiste	
Funktion der Buttons und Menus	10
AFS PAC Files	
Direktes Programmieren	
Projekt Download	25
Programmieren von der SD card	
Status, Fehleranzeige und Probleme	
	20
PackProg	
Buttons and Menus	
Return Codes	ع ۲۲
Telnet Interface	
Stand along Mode	25
Ontion XS	
DIL FERSNSTEUERUNG	
	38
	38
	40
USB I REIDER	
ANHANG	
1 IN ¥ 4-5-9-10-20	
UPDI Tiny und UPDI Mega	
Chipcon	
Chipcon Evaluation Boards	51
	53
Serial Flash (SPI-Flash)	54
WEITERE E-LAB PROGRAMMER	55



# Übersicht

In-Circuit Programmierung (ISP oder JTAG) ist die Technik der Zukunft für Klein- und Mittel-Serien elektronischer Baugruppen mit Prozessoren. Vor allen Dingen bei SMD-Bauteilen stellt sich das Problem der Programmierung, da hier eine Vielfalt von teueren und speziellen Adaptern notwendig ist. Ein weiterer Vorteil von ISP/JTAG ist die fast beliebige Reprogrammierbarkeit der CPU's.

Der vorliegende UPP-Programmer zeichnet sich durch kompakte Größe, komfortable Software und einfache Handhabung aus. Dieses Handbuch gilt nur für die **UPP1-X** Programmer Version

# Eigenschaften

- Anschluss an den PC über die USB Schnittstelle. USB1, USB2 oder Hub.
- Kein Netzteil erforderlich. Gerät wird über USB, dem internen Akku oder vom Target versorgt.
- Automatische Anpassung an die Spannung der Ziel-CPU (1.8-5.5Volt)
- Minimal Spannung 3.3V wenn die Speisung durch das Target System erfolgt
- Strom Aufnahme 40..60mA wenn die Speisung durch das Target System erfolgt
- Komfortable und umfangreiche Software. Ein Projekt kann auf der micro-SD Karte gespeichert werden.
- Software läuft unter XP, Vista und Windows7,8 / 32 und 64bit
- Kleines und handliches Gerät ca. 100x55x20mm
- Unterstützt alle SPI, JTAG, PDI, TPI und UPDI programmierbaren AVRs
- Unterstützt alle SPI programmierbare AT89Sxx Typen
- Unterstützt die ChipCon CC1110, CC2510 und CC2430 Familie
- Unterstützt die Serielle Flash (SPI-Flash) Familien AT25DFxxx, S25FLxxx und SST25VFxxx
- Unterstützt die Atmel AT89LPxx Familie
- Programmierbare Ausgangsspannung (Speisung) f
  ür das Zielsystem 30mA..300mA USB gespeist 1.8..5.2V, mit externem Netzteil 1.8..5.5Volt
- Extrem schnell, programmiert einen Mega128 in 3sec (JTAG) und einen Tiny44 in 1sec (16MHz)
- Selbst Update mit neuer Firmware vom PC aus.
- Hervorragend auch für Produktions-Programmierung geeignet durch extrem sichere AES Verschlüsselung
- Verarbeitet auch AES verschlüsselte Projekt Files (PAC) onBoard
- Stückzahlen Begrenzung bei AES-PAC Files voreinstellbar
- UPP1-XS Geräte (*Option "S"*) gestatten durch zwei Up/Down Tasten mit Hilfe des LED Displays die Auswahl eines Projekts unter max. 10 auf der micro-SD Karte. Das bietet enorme Vorteile bei dem portablen (offline) Betrieb.
- micro-SD Karte enthalten. FAT16 bis 2GB und FAT32 bis 32GB und SDHC Typen werden unterstützt.
- externes Schaltnetzteil mit 5Volt1000mA enthalten
- Auto Ladegerät für den Zigaretten Anzünder enthalten.
- Interner Akku Pack mit 700mAh. Als Option gibt es einen internen Akku mit 1500mAh
- Option Adapter von Atmel 6pol SPI zu Atmel 10pol Programmierstecker (nicht enthalten)
- Option Adapter von E-LAB JTAG zu Atmel JTAG Programmierstecker (nicht enthalten)
- Option Adapter von UPP1-X auf ChipCon CC2430 Evaluation Board (nicht enthalten)
- Option Adapter von UPP1-X auf ChipCon SOC\_BB Evaluation Board (nicht enthalten)

### Achtung

Neue Flash Karten sollten vor dem ersten Gebrauch unbedingt im PC formatiert werden. Damit wird sicher gestellt, dass diese auch dann wirklich im PC und im Programmer gelesen werden können.



# Anschlüsse

XP, Vista oder Windows7/8 ist Voraussetzung. Ein USB1 oder USB2 Port ist erforderlich. Mit einem USB1 Port erhöht sich die Programmierzeit etwas.

Das mitgelieferte USB Kabel muss am PC angeschlossen werden. Die zugehörigen USB Treiber müssen einmal installiert werden. Bitte lesen Sie dazu das Kapitel "USB-Treiber" im Anhang.

Die interne Spannung beträgt ca. 3.3Volt. Es dürfen keine niederohmigen Lasten an den Programmierpins der CPU angeschlossen sein. Kondensatoren sind ebenfalls nicht erlaubt, am Reset-Pin max. 100nF!! Beim XMega darf kein Kondensator am Reset angeschlossen sein. Pullup minimal 100kOhm.

Die Belegung des 6-poligen Steckverbinders (0.1inch male dual inline) entspricht einer Empfehlung von Atmel. **Auf** die entsprechende Pfostenleiste (Target) gesehen, ergibt sich folgende Beschaltung:





Der Pin1 der 6poligen Buchse des Programmers ist durch ein kleines Dreieck auf der Vorderseite markiert. Ein **verpoltes** Einstecken der Buchse des Programmers auf die Pfostenleiste des Targets *kann* zur **Zerstörung** des Programmierers führen!

Die zulässige Betriebsspannung des Targets während des Programmierens muss zwischen 1.8 und 5.5 Volt liegen. Bei Spannungen unter 3.3V muss der UPP durch den PC oder externes Netzteil versorgt werden.

Obwohl diese Leitungen gegen Überlast geschützt sind, können andauernde **Kurzschlüsse** auf mehreren der 4 Steuerpins zur Zerstörung des Gerätes bzw. seiner internen AVR CPU führen. Deshalb dürfen nur elektrisch einwandfreie Boards an den Programmer angeschlossen werden.

### JTAG Programmierung



Zur JTAG Programmierung der Target CPU muss das 6-polige Kabel gegen ein 10-poliges ausgetauscht werden. Da der Programmer den gleichen Stecker sowohl für ISP als auch für JTAG Programmierung verwendet, weicht der JTAG Stecker auf dem Zielsystem von der Original Atmel JTAG Steckerbelegung ab.

Nebenstehend ist die Steckerbelegung, wie sie das Zielsystem verwenden muss, wenn über die JTAG Schnittstelle der Ziel-CPU programmiert werden soll. Bitte beachten, dass im Gegensatz zum Atmel Stecker hier auch das /RESET Signal an die Target CPU angeschlossen werden sollte.

TPI_DAT	01 20	VCC (5V)
TPI_CLK	o3 4o	
/RES	o5 6o	GND

### Tiny 4, 5, 9, 10, 20 Programmierung

Diese Tinys werden mit 5V über drei Pins programmiert. Der Programmier Mode nennt sich TPI. Da der Programmier Stecker auch für den SPI Mode verwendet wird, weicht dieser von der Atmel Belegung ab. Die LAST am TPI\_DAT Pin darf nicht kleiner als 80kOhm sein.



# SOFTWARE

Zur Steuerung des ISP-X Programmers werden zwei Programme geliefert. Das erste nennt sich **AVRProg**.exe und ist das umfangreichere. Es wird benutzt um Projekte zu erzeugen, die Daten anzusehen und zu editieren, sowie die Fuse- und Lock Bits auszulesen / zu editieren. Weiterhin können damit die Programmer Setup Optionen gesetzt werden (z.B. Stromversorgung) und auch das Zielsystem kann damit programmiert und überprüft werden. Zusätzlich erlaubt es gepackte und verschlüsselte Programmierdateien zu erstellen.

Da zweite Programm nennt sich **PackProg**.exe und kann nur mit den zuvor durch die mit AVRprog erzeugten gepackten oder verschlüsselten Dateien benutzt werden. Dieses Programm ist weiter unten beschrieben und eher für die Benutzung in der Produktion gedacht.

# AVRProg

AVRProg kann direkt aus der AVRco IDE (PED32) gestartet werden. Dann werden alle Einstellungen und Dateien direkt aus der IDE übernommen. Alternativ kann der Aufruf über den Eintrag im Startmenu erfolgen. In letzterer Betriebsart muss ein existierendes Projekt geladen oder ein neues angelegt werden.

**Existierendes Projekt laden**: ein existierendes Projekt wird durch Doppelklick auf den entsprechenden Tabelleneintrag geöffnet und geladen. Alternativ einfacher Klick und Load Schaltfläche. Dadurch werden alle zugehörigen Einstellungen übernommen.

E-LAB ISP-UPP Projects		Anzeige des im PC geladene	en
Project loaded none	e	Projekts.	
Project Name     xmega_Prog       Directory     C:\PROJEKTE\PROG_AVRXX       HexFile Name     XMega_Prog.hex       EEpFile Name     XMega_Prog.eep	Mega-Test\ join Files	Anzeige des im Auswahlfenster geklickten Projekts mit CPUtyp Zugehöriger Projekt Pfad. Das Flash Hexfile mit File Extension. EEprom File mit Extension.	
	H       J   K   L   M   N   sts	Abspeichern nach Änderunge         im Projekt oder neuem Proje	jen ekt.
Cond01         Test 52         Test 52           eva162         Test 53         Test 53           mega48_1         Test 53_1         Test 53_1           Test 128         Test 8252         Test 8252           Test 1281         Test 8252_1         Test 8253           Test 163         Test 8253_1         Test 753_1           Test 163_1         Test 8253_1         Test 753_1           Test 2313         Test mega128         Test 753_1           Test 2313_1         Test mega16         Test 753_1           Test 2560J         Test mega168         Test 753_1           Test 2560S         Test mega168         Test 753_1           Test 2561         Test mega329_1         Test 753_1           Test 4052         Test mega48_1         Test 753_1           Test 51         Test mega48_1         Test 753_1	st mega644_S Test liny13 st mega8515_1 xmega_Prog st mega88 st R8C st R8C_2 st Tiny10 st Tiny15 st Tiny24 st Tiny24 st Tiny26 st Tiny45 st XMega st323	ProjectKommandos: Neues Projekt erstellen Projekt löschen.FibelereVorhandenes Projekt ändern Projekt laden.SearchProjekt im Netzwerk suchenVerlassen des Auswahl Dialogs.	١

Zu jedem Projekt kann auch ein Kommentar abgelegt werden. Siehe dazu "Kommentar"-Dialog.



Anlegen eines neuen Projekts: Auswahl der gewünschten Speicher Seite im Tabbed Notebook. Button New klicken. Im Feld Project Name den gewünschten Namen eintragen. Das Feld Directory klicken. In dem erscheinenden Dialog die gewünschte directory auswählen Jetzt erscheint der Dialog für die File-Extensions und File-Typen. Gewünschte Typen auswählen. Mit dem nun erscheinenden File-Dialog den Hex-File Namen auswählen. Zuletzt muss noch die CPU aus dem CPU-Select Dialog ausgewählt werden. Die bis zu diesem Punkt erfolgten Angaben sind <u>muss</u> Angaben. Der folgende Dialog für ein evtl. vorhandenes EEprom File kann ignoriert werden. Das neue Projekt wird mit dem Save Button abgespeichert.

Zur besseren Übersicht können die Projekte mit drag and drop auf die einzelnen Seiten des Notebooks verteilt werden.

Flash	EEprom	UserSignatureRow
hex Flash	eep EEprom	.usr UserRow
hexadecimal	Fexadecimal	hexadecimal
C binary	C binary	C binary

**Dialog** für die File Typen eines Projekts. Diese Parameter sind Projekt bezogen und müssen für jedes neue Projekt separat eingestellt werden.

Ändern eines vorhandenen Projekts: Button Edit klicken. Durch einen Click auf die jeweiligen Felder wird der zugehörige Dialog aufgerufen. Nach den Änderungen das Projekt mit dem **Save** Button abspeichern.

Soll z.B. nur ein Projekt von einer Seite Notebooks in eine andere Seite verschoben werden, dann muss mit dem Edit Button der Edit Modus gestartet werden. Dann wird die gewünschte Notebook Seite eingestellt und anschließend mit dem Save Button die Änderung gespeichert.

Comment editor [Test 2313]	×
Test Program	<u> </u>
I	<b>v</b>
🔚 Save	ОК

### **Kommentar Editor**

Ein Click mit der rechten Maustaste auf einen Eintrag im Projekt Auswahl Dialog öffnet den zugehörigen Editor entweder im read-only mode oder zum Editieren.

Hier können Kommentare zu den jeweiligen Projekten angezeigt oder abgelegt werden.

A Select Cl	PU type					? 🗙			
AVR	AT8	9S/LP R8C	Nordic C	hipcon Serial R	ом				
C 86RF40	01	□ 90S4414	T ATA6602	MEGA162	T MEGA169P	E MEGA324PA			
90CAN	128	F 90S4433	T ATA6603	E MEGA163	MEGA16HVB	E MEGA325			
F 90CAN	32	□ 90S4434	E MEGA103	MEGA164	C MEGA16M1	E MEGA3250			
E 90CAN	64	F 90S8515	E MEGA128	🗆 MEGA164A	MEGA16U2	E MEGA3250A			
□ 90PWN	A2_3	□ 90S8535	□ MEGA1280	T MEGA164P	MEGA16U4	🗆 MEGA325A			
90PWN	/1216_31	6 🗆 90USB128	□ MEGA1281	C MEGA164P	11 MEGA2560	E MEGA328			
E 90PVVN	/2B_3B	500SB162	☐ MEGA1284	MEGA165	MEGA2561	MEGA328P			
□ 90S120	00	1 90USB64	E MEGA1284P	MEGA168	III MEGA32	I MEGA329			
F 90S231	3	5005B82	E MEGA128CAN	🗂 MEGA168A	MEGA323	E MEGA3290			
E 90S232	23	T ATA5830	E MEGA128RFA1	C MEGA168P	MEGA324	E MEGA3290A			
F 90S233	33	TATA6285	E MEGA16	🗂 MEGA168PA	☐ MEGA324A	MEGA3290P			
□ 90S234	13	T ATA6289	E MEGA161	MEGA169	III MEGA324P	🗆 MEGA329A			
•		m				۰.			
A lab									

#### Dialog zur CPU Auswahl

Wenn ein Projekt neu erstellt oder editiert werden muss, dann muss auch der CPU Typ vorgegeben werden. Dazu dient dieser Auswahl Dialog.



## Device state dialog



Nach Auswahl der CPU muss die Taktfrequenz angegeben werden. Der entsprechende Dialog wird mit diesem Button geöffnet. Hier werden die Parameter des vom PC geladenen Projekts und die Parameter des geladenen hex-Files angezeigt.

A Device State	<u>? × </u>
Device	Programmer
CPU :XMEGA256A3U	Name : UPP1X Prog
Flash size :262144 bytes	Ser Num : 1906EB4E
EEprom size :4096 bytes	Prod : 2014.12.15
Device state : programmed	Firmware : 4.06 HW : 1.1
Signature : 1E 98 42	Update : 141229
Application	Programmer Properties
Name : spindle	PDI-XMega prog: yes
Flash used : 5342 bytes	TPI-TINYxx prog: yes
EEprom used :	SPI-ROM prog: yes
UserRow used:	R8C prog: no
Environment	USB driver revision
32 MHz 🔮 3.32V/59mA	2.51.1.0
3.3 Volt 🔮 100 mA 🍨	Batt: 100%

Veränderbare Parameter befinden sich in der Environment box.

Die Clock-Frequenz der Ziel-CPU muss angegeben werden. Soll das Projekt bzw. CPU im JTAG oder PDI Mode programmiert werden, ist diese Frequenz Angabe jedoch ohne Bedeutung, Der Parameter sollte aber auch hier korrekt besetzt sein. Im SPI Mode bestimmt der Clock die SPI Geschwindigkeit beim programmieren. Eine zu hohe Angabe führt zu Problemen bei der Programmierung. Der Parameter Clock kann jederzeit nach Bedarf geändert werden.

Die rechts daneben sichtbare Spannung ist der Wert den der UPP-Programmer auf dem Target Board misst, falls dieses angeschlossen ist. Die Spannung bestimmt die Länge des Programmier Impulses bei der

Programmierung und bestimmt damit die totale Programmierzeit

Das Strom Feld dient zum Einstellen des maximal zulässigen Stroms. 0.0mA sperrt die UPP-interne Versorgung des Ziel Systems. Die anderen Werte geben die interne Versorgung frei. Wenn ein Strom > 0mA eingestellt ist, kann die gewünschte zugehörige Spannung eingestellt werden. Wenn freigegeben, versorgt der UPP Programmer das Ziel System mit der eingestellten Spannung (nur im programming status). Der Strom für das Zielsystem wird auf den Vorgabe Wert begrenzt.

### USB und Spannungsversorgung

Der UPP hat einen internen Step-Up Converter der aus der USB-Spannung (4..4.8V) eine Spannung von ca. 5.6V erzeugt. Damit lässt sich auch ohne externes Netzteil eine Ausgangs Spannung bis zu 5.2V aus der USB Spannung erzeugen.

Bei der Versorgung durch das Target muss dessen Spannung mindestens 3.3V sein. Hier muss das Target aber dann in der Lage sein entsprechenden Strom an den UPP zu liefern.

Target voltage 3.3V 60mA 4.0V 40mA 5.0V 40mA



Beim UPP1-X gibt es keine spezielle Netzteil Buchse. Der USB Anschluss dient zum Anschluss eines Handy Netzteils (5V/800mA), welches enthalten ist. Ein Adapter für den Zigaretten Anzünder ist ebenfalls enthalten.

Im Feld Applikation wird das aktuelle, im PC geladene Projekt angezeigt.

Im Feld **Programmer** werden die Daten des angeschlossenen Programmers angezeigt, Programmer Typ, Firmware Revision und letzter Firmware Update. Hierbei ist der letzte Punkt wichtig, denn alle Update Files beginnen mit dem Erstellungs-Datum des Updates yy-mm-dd. Im obigen Dialog ist das 2011, Apr, 27.

Damit lässt sich leicht feststellen, ob ein vom Internet heruntergeladenes Update neuer ist, als das im UPP installierte.

Mehr Informationen über Firmware updates finden Sie im Kapitel Firmware Update am Ende dieses Manuals.



# Aufruf Optionen

### 1. Start durch den Windows Explorer

Wenn Sie im Windows Explorer die File-Extension \*.**ispe** mit **AVRprog.exe** verknüpfen, ruft ein Doppel-Click auf ein Projekt-INI File xxx.ispe im Explorer automatisch das Programmer Programm auf, welches nun wiederum automatisch das komplette angeklickte Projekt lädt.

### 2. Start innerhalb der E-LAB IDE PED32

Die aktuell Version dieser Software wird etwas anders aufgerufen als bisher. Dazu muss in der IDE PED32 der Dialog **System Admin** geöffnet werden. Mit einem Click auf das Listen Feld **Prom** wird dieser Eintrag in das Edit Feld kopiert. Hier ändern Sie das Kommando folgendermaßen:

### C:\pppp\AVRProg.exe %Proj

Wobei "pppp" der Pfad ist, wo sich "AVRprog.exe" befindet. Der nachfolgende Schalter **%Proj** ist die Neuerung. Die Software holt sich alle relevanten Daten aus dem hiermit bezeichneten Projekt File.

#### 3. Kommando Zeilen Parameter

Grundsätzlich können bei allen Aufrufen von AVRprog auch Schalter mitgegeben werden. Dies sind:

-USB2 Es werden nur Geräte mit USB2 gesucht

- -e Automatisches Device löschen
- -p Automatischer Programmier Start
- -r Automatischer Target Run
- -c Programm verlassen
- -s Es werden keine visuellen Fehlermeldungen generiert

Statt dessen werden die Fehlermeldungen in eine Datei geschrieben "ICPISP.err". Diese Datei befindet sich dann im angegebenen Project Pfad bzw. im Programmverzeichnis, falls die Parameter kein Programmverzeichnis enthalten

- -u0 Es wird ein Standard Pack File generiert
- -u1 Es wird ein encrypted Pack File generiert

Diese Dateien befinden sich dann im angegebenen Project Pfad.

-gProgSerNum Werden mehrere Programmer gefunden, dann wird der Programmer mit der Serien

Nummer ProgSerNum benutzt.

Die Reihenfolge der Schalter spielt dabei keine Rolle. Die interne Verarbeitung erfolgt jedoch in obiger Reihenfolge. Die Schalter müssen durch ein Leerzeichen getrennt sein. Innerhalb der Schalter darf kein Leerzeichen enthalten sein.

Beispiel: C:\pppp\AVRProg.exe ProjectName –USB2 –p –c

Ist der Schalter –p aktiv, so ist ein vorheriges Löschen (-e) unnötig, da ein Programmiervorgang automatisch auch ein Löschvorgang beinhaltet.

Ist der Schalter – c aktiv, so ist ein vorheriges Target Run unnötig, da ein Programm Ende auch den Target freigibt.

Für **ProjectName** gibt es beim Stand-Alone Betrieb 2 Möglichkeiten. Es kann entweder der komplette Pfad und der Namen des gewünschten Steuerfiles "ISPE" angegeben werden. Beispiel: "C:files\hex\myprog.ispe" Oder nur der Namen des Projekts Beispiel: "myprog"



### **Return Codes**

0	dsOk	Operation erfolgreich beendet
1	dsPwrDown	Target Spannung fehlt
2	dsPwrErr	Target Spannung zu hoch oder zu niedrig
3	dsFalseTyp	Falsche CPU ID gefunden
4	dsProtect	Target ist über Fuses geschützt
5	dsNotEmpty	Target ist nach einem Erase nicht leer
6	dsVerifyErr	Target bzw. Programmer meldet einen Verify Fehler während des Programmierens
7	dsFileError	N.A.
8	dsTimeOutErr	USB Schnittstelle meldet einen Timeout
9	dsCommError	Kommunikations Problem mit dem Programmer
10	dsNoProg	Programmer nicht gefunden
11	dsNoProj	Projekt nicht gefunden
12	dsFwLost	Programmer meldet eine defekte Firmware
13	dsNotfound	File, z.B. Hexfile, wurde nicht gefunden
14	dsCalReq	Programmer meldet Verlust oder illegale Kalibration

#### Netzwerke

Bei Netzwerken, die mit DOS Filenamen arbeiten, kommt es zu Problemen mit der Projekt File Extension **.ispe** weil hier nur drei Buchstaben erlaubt sind. Durch einen Eintrag in das INI-File des Programmers selbst **ISPICP.ini** kann die Extension der Projekt Files selbst bestimmt werden.

Beispiel: [Settings] ProjExt=.isp

### Alternative Programmerstellung

Wird mit dem vorliegenden Programm ein sog. *PACK* File erstellt, so kann dieses auch mit dem Pack Programmer Programm *PackProg.exe* verarbeitet werden. Dieses Programm ist Bestandteil des Programmer Pakets.



## **Knopf-Leiste**

Zur schnellen Bedienung mit der Maus besitzt das Programm eine Leiste mit sog. Speed-Buttons. Diese erlauben ein schnelles Arbeiten ohne Benutzung der Menus.



Download button (oben nicht dargestellt) dient dazu, Projekte auf die SD Karte zu transferieren. siehe unten: Abschnitt **Project Download** 

## **Funktion der Buttons und Menus**

Im Normalfall braucht man die Menus nicht zu benutzen. Alle Standard Operationen können mit den sogenannten Speedbuttons mittels Mausklicks gestartet werden. Spezielle Operationen sind nur in den Menus zu finden.

## **File Menu**



*Edit/Load Project* öffnet den Projekt Dialog. Ein neues Projekt kann angelegt oder ein vorhandenes geöffnet werden.

*Save Project parameters* speichert die aktuellen Parameter in das isp - File.

Save Flash Buffer to binary File speichert den Flash-Buffer in ein binär File. Dazu wird ein entspr. File-Dialog geöffnet. Save EEprom Buffer to binary File speichert den Flash-Buffer in ein binär File. Dazu wird ein entspr. File-Dialog geöffnet.

*Save Flash Buffer to Hex File* speichert den Flash-Buffer in ein hex File. Dazu wird ein entspr. File-Dialog geöffnet.

*Save EEprom Buffer to Hex File* speichert den Flash-Buffer in ein hex File. Dazu wird ein entspr. File-Dialog geöffnet.

**Search Programmers** ist eine Support Funktion die die aktuelle Programmer Verbindung trennt und anschließend versucht alle angeschlossenen Programmer zu finden.

**USB2 devices only** verbietet das globale Suchen nach angeschlossenen Programmern und sucht nur nach USB2 Typen. Das verhindert extrem lange Timeouts beim COMport suchen, das besonders mit auf dem PC installierten Bluetooth virtuellen Comport mehrere Minuten dauern kann.



Der **Projekt-Open** Button eröffnet den Projekt-Dialog zum Laden, Neuerstellen oder Verändern eines Projekts.



- Der Flush Button setzt den Flash-Buffer als auch den EEprom-Buffer komplett auf \$FF
  - Der DeviceState Button öffnet den Device State Dialog. Beschreibung weiter oben.

## **Device Menu**

#### E-LAB ICP-ISP Programmer [AVR] [xmega\_P



**Blank Check** prüft das Target (CPU) auf unprogrammiert bzw. leer. Ist das Target lesegeschützt, so erfolgt eine entsprechende Fehler-Meldung.

*Read back Flash* sofern das Target nicht lesegeschützt ist, wird der Flash Inhalt aus der CPU in den Flash-Buffer zurückgelesen.

*Read back EEprom* sofern das Target nicht lesegeschützt ist, wird das EEprom in den EEprom-Buffer zurückgelesen.

*Read back UserSignatureRow* sofern das Target nicht lesegeschützt ist, wird der UserRow Speicher in den UserRow-Buffer zurückgelesen. Nur XMega.

*read back All* sofern das Target nicht lesegeschützt ist, wird das Flash als auch das EEprom in den jeweiligen Buffer zurückgelesen. Bei XMegas wird auch die UserSignatureRow zurückgelesen.

*Verify Flash* sofern das Target nicht lesegeschützt ist, wird der Flash Inhalt der CPU mit dem Flash-Buffer verglichen. Bei Differenzen erfolgt eine Fehlermeldung.

*Verify EEprom* sofern das Target nicht lesegeschützt ist, wird der EEprom Inhalt der CPU mit dem EEprom-Buffer verglichen. Bei Differenzen erfolgt eine Fehlermeldung.

Verify UserSignatureRow sofern das Target nicht lesegeschützt ist, wird der UserRow Inhalt der CPU mit dem UserRow-Buffer verglichen. Bei Differenzen erfolgt eine Fehlermeldung. Nur XMega.

**Verify all** sofern das Target nicht lesegeschützt ist, wird der Flash und EEprom Inhalt der CPU mit dem jeweiligen Buffer verglichen. Bei Differenzen erfolgt eine Fehlermeldung. Bei XMegas wird auch die UserSignatureRow verglichen.

*check device* prüft den Programmer als auch das Target. Evtl. auftretende Probleme werden angezeigt. Wenn CPU auslesegeschützt ist kann allerdings nur festgestellt werden, ob sie reagiert (ID = 00 01 02) oder nicht. Der weiter oben beschriebene **Device State** Dialog wird angezeigt.



Der **check** Button hat die gleiche Aktion zur Folge wie "check Device" im obigen Device Menu.



# **Program Menu**

Program	Options	Encrypt	Tools	Help
progra	m all		Strg+	F9
progra	m Flash		Strg+	F6
progra	m EEprom		Strg+	F7
progra	m UserSig	natureRow	1	
progra	m Fuses			
progra	m Lockbits	l.	Strg+	F8
erase [	Device		Strg+	F5
erase l	Eprom			
erase	JserSigna	tureRow		

program all programmiert das Flash, das EEprom als auch die Fuses und Lockbits wie unter <u>Options</u> eingestellt.
program flash programmiert nur das Flash
program EEprom programmiert das EEprom (nicht im JTAG mode)
program UserSignaturRow programmiert nur die UserRow (XMega)
erase Fuses programmiert die Fuses wie unter <u>Options</u> eingestellt program Lockbits

erase Device löscht das ganze Chip, nicht aber die Fuse Bits erase EEprom löscht nur das EEprom. (nicht im JTAG mode) erase UserSignaturRow löscht die UserRow auf \$FF. (XMega)

· 🎸

Mit dem **Erase** Button wird das ganze Chip gelöscht incl. der Lock Bits. Die Fusebits werden weder gelöscht noch verändert.



Mit dem **Programm** Button wird das ganze Chip gelöscht incl. der Lock Bits und anschließend neu programmiert. Die Fuse und Lock Bits werden wie unter <u>Options</u> eingestellt, behandelt.

8

Mit dem **Security** Button wird einem schon programmierten Device, das noch nicht geschützt ist, die Lockbits gesetzt, wie unter <u>Options</u> eingestellt.



Mit dem **Verify** Button kann das Target mit den Buffern verglichen werden, vorausgesetzt es ist nicht auslesegeschützt.

5T0P

Der Stop Button bricht eine gerade laufende Aktion ab.

Nach dem Programmieren bleibt der während der einzelnen Aktionen an die CPU angelegte Reset erhalten. Die CPU kann jetzt, ohne den Programmer abzuziehen, durch klicken der **Run** Taste gestartet werden.

Wenn die Option *autorelease target* im Option Dialog angegeben ist, wird der Reset immer nach einem Programmier Zyklus automatisch freigegeben.

## **Options Menu**

Sämtliche Fuse Bits und Lock Bits, Reset Polarität etc. sowie das gesamte Verhalten des Programmers und seine zusätzlichen Optionen müssen zumindest einmal pro Projekt eingestellt werden. Dazu gibt es zwei Dialoge: den Options Dialog und den Target Options Dialog. Diese werden über das untenstehende Menu aufgerufen.

Options Encrypt Tools Help	Lock bits editiert bzw. gesetzt werden können/müssen. Ebenso sind
Programmer options Target options	hier weitere Einstellungen zu finden. <b>Target options</b> startet den Target Options Dialog wo mächtige zusätzliche Funktionen freigeschaltet und eingestellt werden können
Erase ICP Format MMC card	<b>Format MMC card</b> startet ein Windows Utility das die micro-SD Karte im Flash Drive des PCs formatiert.
DownLoad new Firmware	<b>DownLoad new Firmware</b> ist die Selbst-Programmierung bzw. Firmware Update. Für weitere Info lesen Sie bitte das Kapitel <b>Firmware Update</b> am Ende dieses Handbuchs.

SD-cards der Größen 2..32GByte werden unterstützt. Auch SDHC Typen. Bitte nur speed grades 4 und höher benutzen.

Für höchste Geschwindigkeit ist die Cluster Größe wichtig. Gute Werte sind:

bis 4GByte size -> 4kB, 8GByte size -> 8kB, 16GByte size -> 16kB, 32GByte size -> 32kB



# **Programmer Options Dialog**

Mit dem Options-Dialog wird das Verhalten des Programmers beim löschen bzw. programmieren des Targets eingestellt. Die Optionen sind zum Teil von den Hex-Files und zum Teil von dem eingestellten CPU-Typ abhängig.

Options [MEGA1]	28] [Test 128]			<u>? ×</u>
Reset options [MEGA12 Reset options inverse Reset Push/Pull Reset VPP Reset Reset Delay default	28] [Test 128] FuseBits 1 OCDEN 7 OCDEN JTAGEN 6 JTAGEN SPIEN 5 S SPIEN CKOPT 4 CKOPT EESAVE 3 EESAVE BOOTSZ1 2 BOOTSZ1 BOOTSZ0 1 BOOTSZ0 BOOTRST 0 BOOTRST SFF \$1F FuseBits 2 READ WRITE I	FuseBits 0 READ WRITE BODLEVEL 7 7 BODLEVEL BODEN 6 BODEN SUT1 5 SUT1 SUT0 4 SUT0 CKSEL3 3 CKSEL3 CKSEL2 2 CKSEL2 CKSEL1 1 CKSEL1 CKSEL0 0 CKSEL0 S7A SFF	Lock bits READ WRITE 	2 X Programmer Mode SPI mode C PDI mode ITAG mode C TPI mode Calibration bytes S00 val S1FFFE addr Write Cal Byte more. PowerSupply & clocks 4.0 Volt C I Stay active 200 mA C I 6 MHz C
ComPort				Blank check after erase program Flash program EEprom ignore false ID Auto release Target save_restore EEprom program Lockbits
				program Fuses     prog Fuses     print     jefresh     Close

Wurde z.B. kein EEprom-Hexfile geladen, ist unter General das aktivieren des "program EEprom" Feldes nicht möglich.

Hat die CPU keine "Fuse bits" so ist das Feld Fuse bits gesperrt, ansonsten sind die vorhandenen Bits zum Ändern freigegeben. Die Bedeutung der Fuse Bits ist dem CPU Manual von Atmel zu entnehmen

Im Feld **General** wird das allgemeine Verhalten eingestellt. Der Punkt **blank check after erase** ist nur im Zweifelsfall und für Testzwecke sinnvoll. Er sollte ausgeschaltet sein.

**Program Flash** und **program EEprom** sind im Normalfall beide aktiviert. Ist kein EEprom Hexfile vorhanden, wird "program EEprom" automatisch deaktiviert.

Ignore false ID schaltet die Fehlermeldung bei falscher Device-ID ab.

Auto release Target gibt den Reset der CPU nach der Programmierung automatisch wieder frei.

**Program Fuses** gibt das Programmieren der Fuses frei und sollte unbedingt immer aktiviert sein. Nur für spezielle Zwecke kann es Sinn machen, das Fuse Programmieren zu unterbinden.

Program Lockbits gibt das Programmieren der Lockbits frei.

Achtung: manche CPUs besitzen innerhalb dieser Fusebits eine SPIEN Fuse. Diese ist normalerweise in der SPI-Low-Voltage Programmierung nicht änderbar. Ausnahme aber z.B. Tiny12. Hier muss unbedingt die SPIEN Fuse aktiviert werden, ansonsten kann nie wieder auf das Chip zugegriffen werden. Die SPIEN Fuse ist im JTAG Mode immer programmierbar. Wenn hier das SPIEN <u>und</u> JTAGEN gesperrt wird, kann diese CPU nie wieder programmiert werden.



Im Feld **Security** werden die Lockbits für den Ausleseschutz eingestellt. **Program locked** ist nur wenig sinnvoll. Im Normalfall ist entweder kein Schutz mit **no locks** oder der komplette Schutz mit **program + verify locked** einzustellen. Die genaue Funktion der Fuses ist im Datenbuch des jeweiligen Prozessors nachzulesen.

Im Feld **fuseBits AVR** kann, falls die CPU diese Funktion bietet, z.B. mega128, die Länge des internen Resets eingestellt werden. Bei anderen Typen ist hier z.B. die Freigabe des RC-Oszillators, Brown-Out usw. vorgesehen. Da jede CPU diese Bits unterschiedlich interpretiert und die Lage der Bits ebenfalls verschieden ist, kann hier keine weitere Angabe gemacht werden. Entsprechende Informationen über die exakte Funktion dieser Bits bitte ebenfalls in den Datenbüchern nachlesen. Ein grüner Haken bedeutet, dass diese Option geschaltet bzw. aktiviert ist (bit = low).

Die boolsche Darstellung mit den farbigen Haken ist eindeutig, wenn es um einzelne Fuses geht. Bei kombinierten Fusebits bzw. Bitfeldern, wie z.B. den Oszillator bits, ist eine binäre Darstellung aufschlussreicher. Mit diesem Button kann die Darstellung umgestellt werden.

# **Calibration Bytes Dialog**

CPUs die einen internen RC-Oszillator besitzen, haben oft auch eine oder mehrere read-only fuses "Calibration byte", das dann im Feld **Calibration Byte** angezeigt wird. Dieses Byte kann vom Programm/Applikation benutzt werden, um den RC-Oszillator abzustimmen. Da dieses Byte in jeder einzelnen CPU unterschiedlich ist, muss es individuell dem Programm mitgeteilt werden. Mit der Checkbox **WriteCal Byte** wird dem Programmer mitgeteilt, dass dieses Fuse-Byte beim Programmieren ausgelesen werden und ins Flash geschrieben werden muss. Die Ziel-Adresse für dieses Schreiben wird mit dem untenstehenden Dialog "Calibration bytes" eingestellt. Je nach CPU Typ werden bis zu 4 Calibration Bytes bereitgestellt, die

Calibration b	ytes		:
Possible Ca	libration byt	es	
Cal Byte 0	Cal Byte 1	Cal Byte 2	Cal Byte 3
\$7F	\$82	\$77	\$7A
IMHz	C 2MHz	C 4MHz	C 8MHz
Write Calinr	ation Byte to address		🗙 exit

aus der CPU ausgelesen werden. Jedem Byte ist ein bestimmter RC-Oscillator zugeordnet. Die Wahl dieses Bytes (Checkbox) muss deshalb mit der Einstellung der CLKSEL-Fuses übereinstimmen.

Im Editfeld "address" muss die Ziel-Adresse für dieses Byte im Flash eingestellt werden. Bei CPUs bis 64kByte Flash kann dies jede Adresse > \$0000 sein. Bei CPUs > 64kB Flash (mega128) können nur geradzahlige Adressen > \$0000 verwendet werden.

Bei modernen AVRs ist beim Standard RC-Oscillator kein Calibration Byte notwendig.

Diese laden dieses Byte automatisch aus dem dafür vorgesehenen EEprom Speicher in das OSCAL Register.

<u>Achtung:</u> Alle Fuse und Lockbits sind low active. D.h. wenn im Datenblatt für ein bestimmtes bit eine "0" steht, muss in dem zugehörigen Feld im Dialog ein Haken sein. Ein log 1 bit wird deshalb durch ein leeres Feld dargestellt. Atmel verwendet für Fuse und Lockbits immer negative Logik!

Im Feld **ComPort** wird die zu verwendende serielle Schnittstelle eingestellt, wenn automatic auf "AUS" eingestellt wird. Ist die Automatik "EIN", so werden alle acht möglichen Schnittstellen abgefragt, bis der Programmierer gefunden ist. Für den UPP Programmer sollte hier <u>USB</u> eingestellt werden.

In dem Feld **Reset options** wird das Steuerverhalten des ISP gegenüber der Target CPU eingestellt. Im Normalfall sind alle drei Einstellmöglichkeiten inaktiv bzw. default. Für spezielle Target-Hardware kann z.B. der Reset gegenüber dem Normalfall invertiert werden. Push/Pull Reset **off** ist nur sinnvoll, wenn auf den Reset-Eingang des Targets noch weitere Elektronik zugreifen kann. Diese ist dann jedoch mit einem Widerstand zu entkoppeln. Das Reset-Delay (die Zeit wie lange der Reset inaktiv sein muss, bevor er wieder aktiviert werden kann), kann nach Wunsch verlängert werden. Nur für spezial Fälle.

Das Feld **Programmer Mode** ist nur sichtbar, wenn die gewählte CPU entweder SPI, JTAG, TPI oder PDI Programmierung unterstützt. In diesem Fall kann hier der Modus eingestellt werden.



# XMega Options Dialog

Options [APIEGA120A1] [Amega_Prog]	A PORTAGE AND A		
FuseBits 1       READ       WDWPER3       7       WDWPER3       6       WDWPER2       6	FuseBits 0 READ WRITE JTAGUID7 7 JTAGUID7 JTAGUID6 6 JTAGUID6	READ WRITE BLBB1 7 BLBB1 BLBB0 6 6 BLBB0	C SPI mode C PDI mode C JTAG mode C TPI mode
WDWPER1 5 WDWPER1 WDWPER0 4 WDWPER0 WDPER3 3 WDPER3 WDPER2 2 WDPER2 WDPER1 1 WDPER1 WDPER0 0 WDPER0 SFF SFF	JTAGUIDS 5 JTAGUIDS JTAGUID4 4 JTAGUID4 JTAGUID3 3 JTAGUID3 JTAGUID2 2 2 JTAGUID2 JTAGUID1 1 JTAGUID1 JTAGUID1 0 7 0 JTAGUID0 \$7A \$7A	BLBA1 5 BLBA1 BLBA0 4 BLBA0 BLBAT1 3 BLBAT1 BLBAT0 2 BLBAT0 LB1 1 LB1 LB0 0 LB0 SBF SFF	PowerSupply & clocks 3.3 Volt ∯ I⊄ stay active
FuseBits 2 READ WRITE DVSDON 7 DVSDON BOOTRST 6 BOOTRST 		FuseBits 4 READ WRITE 	General General Biank check after erase program Flash program EEprom ignore false ID Auto release Target program UserRow
FuseBits 5 READ WRITE - 7 7 - - 6 7 - BODACT1 5 7 - BODACT0 4 7 - EESAVE 3 EESAVE BODLEVEL2 2 BODLEVEL2 BODLEVEL1 1 BODLEVEL1 BODLEVEL0 0 BODLEVEL0 SFF SFF			<pre></pre>

Einige Optionen sind bei den XMegas nicht möglich oder nicht sinnvoll. Der obenstehende Dialog ist typisch für einen XMega. Zu beachten ist dass es hier eine Checkbox **program UserRow** gibt.

Die Fuse *JTAGEN* kann immer unprogrammed sein, da hier das JTAG Interface nie benutzt wird sondern immer das PDI Interface.

Manche Kombinationen in den Fusebits1, Fusebits2 und Fusebits5 sind laut Datenblatt illegal und sollten vermieden werden. Es kann sonst zu unerwünschtem Verhalten der CPU kommen.

Die max. einstellbare Ausgangs Spannung bei den XMegas ist 3.6Volt.



# **Power Supply**

Das **Power Supply** Feld dient zum Einstellen des maximal zulässigen Stroms. 0.0mA sperrt die UPP-interne Versorgung des Ziel Systems. Die anderen Werte geben die interne Versorgung frei. Wenn ein Strom > 0mA eingestellt ist, kann die gewünschte zugehörige Spannung eingestellt werden. Wenn freigegeben, versorgt der ISP Programmer das Ziel System mit der eingestellten Spannung (nur im programming status). Der Strom für das Zielsystem wird auf den Vorgabe Wert begrenzt.

Die aktivierte Versorgung wird normalerweise nach dem Programmiervorgang ausgeschaltet. Soll die Spannung hier weiterhin erhalten bleiben, so ist die Checkbox *stay active* zu aktivieren. Wenn jetzt noch dazu *auto release target* aktiviert ist, lauft das geprüfte System an und es kann zur Laufzeit getestet werden.

Die veränderbaren Fuse- und Lock Bits werden jeweils auf der rechten Seite in der **Write Spalte** angezeigt und editiert. Die **Read Spalten** können mit dem Refresh Button jederzeit aktualisiert werden. Dazu werden die Lock und Fuse bits aus der CPU ausgelesen, soweit möglich.

Der Button **Program Fuses** ist sehr nützlich zum löschen von illegalen Fuses, die durch eine Fehl-Programmierung entstanden sein können. Die Löschung erfolgt durch Überschreiben der Fuses mit den gewünschten Werten.

## Achtung (SPI mode):

Manche CPUs besitzen interne RC-Oszillatoren oder die Möglichkeit eines externen RC-Oszillators. Diese Optionen werden über die Fuse-Bits eingestellt. Manchmal ist es auch möglich einen externen Low-Frequency Quarz vorzugeben. Hierbei ist bei der <u>SPI-Programmierung</u> folgendes zu beachten:

- Interner RC-Oszillator.
   Hier ist die Standard Frequenz ca. 1MHz. Dadurch muss im Programmer auch 1MHz als CPU-Frequenz eingestellt werden, ansonsten ist mit Fehlern zu rechnen. Die Frequenz ist nominal 1MHz. Bei einer CPU-Spannung von 3Volt verändert sich der Wert um 2..5%.
- 2. Externer RC-Oszillator. Wird diese Fuse aktiviert, muss auch unbedingt eine solche Schaltung angeschlossen werden, sonst kann nach dem Programmieren nicht mehr auf die CPU zugegriffen werden.
- 3. Low Frequency Crystal. Wird diese Fuse aktiviert, muss auch unbedingt ein 32kHz Quarz angeschlossen werden, sonst kann nach dem Programmieren nicht mehr auf die CPU zugegriffen werden.

Zu beachten ist weiterhin, dass beim Programmieren die aktuelle Fuse Einstellung gilt. Die neu programmierte wird frühestens nach dem Programmier Vorgang gültig. Manche Fuses werden auch erst nach einem PowerDown aktiv. Bei falsch programmierten Oszillator Fuses kann es sehr gut sein, dass anschließend der externe Oszillator umgebaut werden muss, um wieder über den Programmer auf die CPU zugreifen zu können.

Die neuen Megas kommen mit internem RC-Oszillator aktiviert ab Werk. Hier muss der erste Zugriff auch mit 1MHz! Mit einer 3Volt Versorgung muss dieser Wert 900kHz sein. Dies erfolgt automatisch durch den Programmer. Dabei werden mit 32kHz zuerst alle Fuses auf den gewünschten Wert gesetzt. Die CPU schaltet danach z.B. auf den externen Oszillator/Quarz um, der natürlich vorhanden sein muss. Die Programmierung erfolgt jetzt mit der eingestellten Geschwindigkeit, z.B. 8MHz.

Im JTAG, TPI und PDI Mode bestehen jedoch keinerlei Restriktionen, hier kann immer programmiert werden solange die CPU Spannung hat. Ein Oszillator ist dazu nicht erforderlich. Bedingung ist allerdings dass die JTAGEN Fuse im JTAG Mode aktiviert ist und auch so bleibt.

Der Vorgabe Status der Lockbits und die Versorgung des Targets durch den UPP werden im Hauptprogramm auch optisch angezeigt.



Das Schloss bedeutet hier, dass für das Projekt der Ausleseschutz (Lockbits) für die Ziel CPU aktiviert ist. Das Netzteil Zeichen bedeutet, dass der UPP (für das momentan im PC geladene Projekt) das Target System mit Strom/Spannung versorgen muss.



# **Dialog Target Options**

Dieser Dialog hat zwei Aufgaben:

- 1. Speichern/Programmieren von zusätzlichen Daten ins Flash des Targets.
- 2. Serien Nummern pflegen.

7		
a۱	r evaboardi	I write Name
Serial nu	mber in target	
ab	- 100	write Number
Serial nu	mber in UPP/ISP	- 6 5
ab	- 101	C Reset Number
	Preser	ve Serial Number
		😗 <u>R</u> eset all
		I IPD options
		I* ISP options
CheckSu	m in target	
CheckSu <b>\$9AE</b>	m in target \$7 🔽 write Cho	kS
CheckSu <b>\$9AE</b> CheckSu	m in target 37  V write Cho m inUPP/ISP	kS

Im Titel steht der Name des im PC geladenen Projekts. Falls ein Projektname im Target abgespeichert ist und dieser lesbar ist, wird er in diesem Feld angezeigt. Der CheckButton write Name zeigt den Status der Option an. Serial number in target zeigt die ausgelesene Seriennummer im Target an, falls vorhanden. Der Check-Button write Number zeigt den Status dieser Option an. Serial number in UPP/ISP zeigt die ausgelesene Serien Nummer im ISP bzw. PC an. Diese wird grundsätzlich bei jedem Programmiervorgang um eins erhöht. Mit Preserve Serial Number wird die im Target vorhandene Serien Nummer wieder verwendet.

**Reset all** setzt alle Optionen zurück, auch die Serien Nummer.

**ISP options** ist die generelle Freigabe dieser Optionen. **CheckSum in target** zeigt die dort evtl. vorhandene Flash Checksumme an, der Check-Button **write ChkSum** den Status dieser Option.

**CheckSum in UPP/ISP** zeigt die im PC vorhandene Flash Checksumme an.

### Speichern der Daten im Flash

Vorausgesetzt es ist noch ausreichend Platz in dem Flash Bereich der Target-CPU, so können hier am oberen Ende des Flashs Speichers zusätzliche Informationen abgelegt werden. Mit den Optionen-Schaltern (CheckBox) des obigen Dialogs werden die einzelnen Optionen freigeschaltet oder gesperrt.

Diese Optionen werden auch in das INI-File des Projekts abgelegt. Die Optionen werden nach jedem Programmiervorgang am Ende des Flash abgelegt.

Bei jedem Aufruf dieses Dialogs wird versucht, falls angeschlossen, aus dem Target die Istwerte auszulesen. Das letztere kann natürlich nur funktionieren, wenn die Target-CPU nicht auslesegeschützt ist. Das Programm in der Target CPU hat immer Zugriff auf diese Daten.



# Projekt Name ins Flash

Durch Anklicken (aktivieren) der CheckBox **write Name** wird der ISP angewiesen den Projekt Namen in das Flash zu programmieren, d.h. am Ende eines Programmiervorgangs. Das deaktivieren dieser CheckBox schaltet diese Programmierung wieder aus.

# **Serien Nummer ins Flash**

Das Aktivieren der CheckBox **write Number** weist den Programmer an, die Serien Nummer ins Flash zu programmieren. Der Integer Teil dieser Nummer wird anschließend inkrementiert. Die Serien Nummer besteht aus 2 Teilen:

- 1. Zwei beliebige Zeichen im Feld Serial Number in UPP/ISP. Diese werden unverändert übernommen.
- 2. Aus einer Zahl im Feld rechts daneben. Diese Zahl kann mit **Reset Number** entweder auf 0 zurückgesetzt oder mit **Preset** vorbesetzt werden.

Die Anzahl der bis jetzt programmierten CPUs kann hier indirekt abgelesen werden.

# **Preserve Serial Number**

Wurde die Serien Nummer freigegeben, so kann mit dieser Option verhindert werden, dass eine neue Nummer ins Flash geschrieben wird. Ist das Target nicht protected, dann wird dessen interne Nummer ausgelesen und zur Neu-Programmierung des Flash wiederverwendet. Damit kann sichergestellt werden, dass sich die Nummer nicht ändert, trotz einer Neuprogrammierung.

# **CheckSumme ins Flash**

Die aus dem Flash-Hexfile generierte 16bit Checksumme wird im Feld **CheckSum in UPP/ISP** angezeigt. Dieser Wert kann mit der CheckBox **write CheckSum** in die Target CPU abgelegt werden. Die Checksumme enthält nur Werte des Flash-Hexfiles. Die vom UPP zusätzlich abgelegten Werte und evtl. vorhandene, vom File nicht betroffene Speicherteile werden nicht berücksichtigt.

## Reset All

Mit diesem Button werden alle Werte und Optionen zurückgesetzt.

<u>Bemerkung:</u> alle Änderungen werden sofort gespeichert. Sie wirken sich allerdings erst beim nächsten Programmiervorgang aus.

Das Abwendungs-Programm kann auf diese Parameter zugreifen. Die Parameter sind in den letzten 16 bzw. 32 Bytes des Flash abgelegt. Der Projekt Name ist durch ein vorangestelltes "proj" gekennzeichnet, die Serien Nummer durch ein "ser#". Die Checksumme steht immer auf den 2 letzten Bytes des Flash. Reihenfolge der Serial Number und der Checksum ist loByte/hiByte. Beispiel:



### <u>Achtung:</u>

Wenn aus der Flash Karte heraus programmiert wird, dann wird die serial number jedes mal auf die Karte geschrieben nach jedem erfolgreichen Programmier Zyklus. Das bedeutet Stress für die Karte und kann irgendwann zum Ausfall dieser führen. Um einen frühzeitigen Ausfall zu vermeiden, sollten die neueren und besseren Karten Typen mit dem Attribut **x80** eingesetzt werden. Diese sind wesentlich schneller und bieten eine 10 längere Lebenszeit bezogen auf die Schreib Zyklen.



## Encryption



Die ersten vier Punkte sind für die UPP1-X Typen ungültig.

Relevant sind die letzten drei Punkte.

Damit wird ein Encrypt oder Pack Dialog geöffnet. Damit können **encrypted** oder **packed** Binärfiles erstellt werden. Diese können nur gelesen und mit dem mitgelieferten Programm **PackProg.exe** verarbeitet werden

**Gepackte** Files/Projekte bieten einen mittleren Schutz. Alle Hex Files und die Steuerfiles mit Fuses etc. werden in ein Binärfile geschrieben, sodass der Empfänger keine großen Programmier Kenntnisse benötigt und er keine Setups, Fuses oder File Inhalte verändern kann

**Encrypted** Files/Projekte können weder disassembliert werden, noch ist ein 'Reverse Engineering' möglich. Somit kann man diese gefahrlos weltweit verschicken.

Weiterhin existiert die Möglichkeit ein **Passwort** in die Verschlüsselung einzubinden, sodass nur ein bestimmter UPP1-X Programmer dieses File benutzen kann. Somit besteht ein weiterer Schutz gegen Raubkopien.

- **Deep** encrypted Files können nur mit dem Programm PackProg.exe verarbeitet werden
- **Standard** encryted File können in alle UPP1 Programmer geladen werden. Jedoch ist für den UPP1-X das Utility Programm PackProg zwingend notwendig
- Packed encryted File können in alle UPP1 Programmer geladen werden. Jedoch ist für den UPP1-X das Utility Programm PackProg zwingend notwendig

### **Deep encrypt Modus**

Dieser Modus sollte für die neueren Programmer (ISP3-X, UPP1-X, UPP2-X) nicht verwendet werden, da diese das wesentlich bessere **AES** Verfahren verwenden.

Diese Option generiert ein gepacktes und **extrem verschlüsseltes** Projekt, das nur mit dem Programm *PackProg.exe* gelesen und verarbeitet werden kann. Als Option kann hierbei noch ein Passwort angegeben werden, so dass eine Verarbeitung nur mit dem Programmer möglich ist, von dem das Passwort generiert wurde.

Diese **Verschlüsselung** hat die Aufgabe, dass Programm Dateien rund um die Welt verschickt werden können, ohne dass der Empfänger oder andere die Möglichkeit haben, die Datei zu disassemblieren oder anderweitig ein sogenanntes "Re-Engeneering" anzuwenden.

Die verschlüsselte Datei (\*.enu oder \*.en#) enthält die Seriennummer des UPP Gerätes, für das diese Datei bestimmt ist. Damit wird auch sichergestellt, dass nur dieser UPP diese Datei verarbeiten kann.

Um diese Datei generieren zu können muss dem Ersteller der Datei und damit auch AVRprog.exe die Serien Nummer des UPP bekannt sein.

Diese Nummer kann direkt festgestellt werden wenn der Ziel-UPP am diesem PC angeschlossen ist. Die Taste **Read Key** drücken und im Feld **edit Password** erscheint die interne Seriennummer des UPP. Diese kann jetzt mit der Taste **Add Key** der Liste hinzugefügt werden.

Ist die Serien Nummer des UPP nicht bekannt, so muss der Besitzer des UPP diese mit dem **PackProg** Programm fest stellen und übermitteln. Diese Nummer befindet sich in der Mitte unten des Dialogs wenn der UPP am PC angeschlossen ist und gefunden wurde.

Der Hersteller des Encrypted UPP Files muss diese Nummer in das Feld edit Password eintragen.



Nachdem ein neues Passwort/Seriennummer eingetragen wurde, muss dieses mit der Taste Add Key der Liste hinzugefügt werden.

Zum Erstellen der verschlüsselten Datei muss jetzt aus der Liste der gewünschte UPP ausgewählt werden (blauer Balken). Mit dem Button *Encrypt with PWD* wird das File gebildet und gespeichert.

Wenn eine Bindung der Datei an einen bestimmten UPP nicht gewünscht ist, dann kann mit der Taste **Encrypt w/o PWD** ein File erstellt werden, das zwar verschlüsselt ist, aber kein Passwort besitzt. Dieses File ist dann auf jedem UPP verarbeitbar.

Abhängig welche File Erweiterung gewählt wurde, hat das generierte File jetzt entweder die Erweiterung \*.enu oder \*.en0 oder \*.en1 etc

E-LAB ISP-3 + UPP File Encryptor × Deep Encrypt Mode And And destination: avr evaboardi.encr select a key Key Comment 45037BC7 ISP-3 Del KEY Add KEY edit Password 45037BC0 NOT Read KEY Encrypt w/o PWD Sencrypt with PWD Exit

Der Menu Punkt eröffnet untenstehenden Dialog:

Neue Passwörter können mit dem *Add Key* Button hinzugefügt, vorhandene mit dem *Del Key* Button gelöscht werden.

Mit dem *Encrypt with PWD* Button wird ein Passwort geschütztes File erstellt. Ein Passwort Schutz bindet das generierte File absolut an den Programmer der dieses Passwort generiert hat!

Mit dem *Encrypt w/o PWD* Button wird ein verschlüsseltes aber nicht Passwort geschütztes File generiert und gespeichert.

Die Generierung eines UPP1-X Passworts wird auch weiter unten im Kapitel PackProg Tool beschrieben.

Ist der Ziel Programmer schon an diesem PC

angeschlossen, so kann auch hier mit dem Button *Read KEY* dessen Passwort ermittelt werden. Dieser File Typ kann nur mit dem Programm PackProg.exe verarbeitet werden.

## **Standard encrypt Modus**

Diese Option generiert ein gepacktes und **gut verschlüsseltes** Projekt, das nur mit dem Programm **PackProg.exe** in Verbindung mit dem UPP1-X gelesen und verarbeitet werden kann. Die UPP Programmer können diese Dateien aber auch direkt laden und verarbeiten. Als Option kann hierbei noch ein Passwort angegeben werden, so dass eine Verarbeitung nur mit dem Programmer möglich ist, von dem das Passwort generiert wurde. Der Menu Punkt eröffnet untenstehenden Dialog:



Hiermit wird die File Extension (Endung) festgelegt. Die Endung kann entweder eine Nummer enthalten, also en0..en9 zur besseren Verarbeitung in den UPP Programmern oder ein einfaches \*.enu sein. Die Auswahl erfolgt mit den zwei File Nummern Buttons.

Die Checkbox *Dock or DLL* bestimmt beim UPP1-X ob mehr als 10 Projekte auf der Flashkarte sein dürfen.



Wenn Extension gewählt wird erscheit folgender Dialog:

tandard Encrypt Mode	4
avr_evab.enu	/e-tabX
Comment	
ISP-3	Del KEY
	Add KEY
	edit Password 45037BC8
	Not Read KEY
	avr_evab.enu Comment ISP-3

Dieser Dialog dient in erster Linie dazu zu bestimmen, ob ein Passwort vergeben werden soll, was dann das generierte File ausschließlich an den Programmer bindet der dieses Passwort gebildet hat. Wird ein Passwort benötigt, dann muss es aus dem Listenfeld ausgewählt werden.

Diese Option wird durch den Button *Encrypt with PWD* gewählt bzw. mit dem Button *Encrypt w/o PWD* gesperrt.

Ist der Ziel Programmer schon an diesem PC angeschlossen, so kann auch hiermit das Passwort ermittelt werden. Mit dem Button *Read KEY* wird dass Passwort aus dem Programmer herausgelesen und angezeigt. Mit dem Button *Add Key* kann das Passwort dem Passwort Pool hinzugefügt werden.

Dieser Datei Typ kann mit dem Programm PackProg.exe und auch direkt mit den UPP Programmern verarbeitet werden.

### pack Project Modus

Diese Option generiert ein gepacktes aber **unverschlüsseltes** Projekt, das nur mit dem Programm **PackProg.exe** in Verbindung mit dem UPP gelesen und verarbeitet werden kann. Die UPP Programmer können diese Dateien aber auch direkt laden und verarbeiten. Es ist hierbei kein Passwort möglich und somit auch keine Bindung an einen speziellen Programmer.

UPP File extensions	Filename
(€_pk0	evaboard
Cpk1	Extension
Cpk2	pac
C_pk3	Dock or DLL
C .pk4	
C .pk5	
C .pk6	no Filenumber
C .pk7	
C_pk8	æ
C .pk9	set Filenumber

Der Menu Punkt eröffnet nebenstehenden Dialog:

Hiermit wird die File Extension (Endung) festgelegt. Die Endung kann entweder eine Nummer enthalten, also pk0..pk9 zur besseren Verarbeitung in den UPP Programmern oder ein einfaches \*.pac sein. Die Auswahl erfolgt mit den zwei File Nummern Buttons.

Die Checkbox Dock or DLL ist beim UPP1-X nicht mehr relevant.

Dieser Datei Typ kann mit dem Programm PackProg.exe und auch direkt mit den UPP Programmern verarbeitet werden.



### Vorgehensweise

- 1. Erstellen Sie ein Projekt wie sonst auch üblich oder laden Sie ein vorhandenes Projekt.
- 2. Nehmen Sie die gewünschten Einstellungen vor, die für dieses Projekt vorgesehen sind.
- 3. Wählen Sie eines der drei Ziel File Typen aus, stark verschlüsselt, mäßig verschlüsselt oder nur gepackt.
- 4. Bei den beiden verschlüsselten File Typen können Sie noch ein Passwort vorgeben, so dass das generierte File an einen ganz bestimmten Programmer gebunden ist.
- 5. klicken Sie den Button "Encrypt" bzw. die File Number Buttons.
- 6. Kopieren Sie die generierte Datei auf einen Datenträger
- 7. Falls der Empfänger das Programm "PackProg.exe" noch nicht besitzt, kopieren Sie diese ebenfalls auf den Datenträger.
- 8. Versenden Sie den Datenträger an den Empfänger.

Das Versenden kann natürlich auch per email erfolgen. In diesem Fall ist es der sicherste Weg, alle Dateien zu "zippen".

#### Verschlüsselung

Zum Verschlüsseln kommt ein sehr sicherer Algorithmus zum Einsatz. Leider muss man sagen, dass es bis jetzt noch keinen solchen gibt, der noch nicht geknackt worden ist. Allerdings ist hier der Aufwand so groß, dass es einfacher ist, das Programm selbst neu zu schreiben. Und damit hat es seinen Zweck auch erfüllt ©

#### Passwort

Das Programm *"PackProg.exe"* generiert auf Wunsch auf dem Zielsystem ein Passwort, das aus dem angeschlossenen UPP Programmer ausgelesen wird. Dieses Passwort gilt nur für diesen Programmer und ist grundsätzlich nicht auf andere Programmer übertragbar. Damit wird sichergestellt dass nur mit diesem Programmer programmiert werden kann.

#### Passwort Erstellung

- 1. Der Chip/Board Programmierer installiert das Programmiersystem *PackProg* auf dem Rechner, der in Zukunft zum Programmieren benutzt werden soll. Dazu müssen die Datei *"PackProg.exe"* in das gewünschte Directory kopiert werden.
- 2. Das Programm "PackProg.exe" wird aufgerufen.
- 3. Der UPP1-X Programmer muss an diesem PC angeschlossen sein.
- 4. Das Passwort (Anzeige über "Setup/Request Password") muss dem Hersteller der Programmier Dateien übermittelt werden.
- 5. Der Hersteller trägt das Passwort im Programm "AVRprog.exe" auf seinem System ein:
  - a. Programm Aufruf von "AVRprog.exe"
  - b. Über den Menu-Punkt "Encrypt/PackProg Encrypt" den Encrypt Dialog aufrufen.
  - c. Den Button "Add" klicken.
  - d. Einen beliebigen Kommentar oder Namen in das linke Feld eintragen.
  - e. Das übermittelte Passwort in das rechte Feld eintragen.
  - f. Die Eingaben mit dem Button "Add" abspeichern.
- Bei allen Dateien, die an diesen Empfänger mit diesem Passwort gesendet werden sollen, muss vor dem klicken des Encrypt-Buttons sichergestellt sein, dass das korrekte Passwort eingestellt ist. Alternative siehe Punkt 7
- 7. Mit dem Button "Public" wird kein Passwort vergeben und alle Empfänger, die das Programm *"PackProg.exe"* besitzen, können diese Datei verarbeiten.

Abhängig von der gewählten Datei Erweiterung bekommt das erstellte File die Erweiterung \*.enu oder \*.en0 or \*.en1 etc.

#### Programmer

Das Programm *"PackProg.exe"* unterstützt alle Programmer der Typen *ISP3, UPP1* und *UPP2*. Weitere Informationen im Kapitel **Tool Packprog**. Dieses Handbuch sollte auch der Empfänger der Dateien erhalten.



# **AES PAC Files**

Sollen absolut sichere PAC Files für die Typen ISP3-X, UPP1-X oder UPP2-X ("X" Programmer) erstellt werden, so müssen diese mit der **AES Verschlüsselung** erzeugt werden. AES ist eine absolut sichere Verschlüsselung die nicht "geknackt" werden kann. Da die Entschlüsselung nur **in** den "X" Programmer Typen erfolgen kann, ist damit auch ein Mithören (sniffing) auf den USB Leitungen ausgeschlossen.

Weiterhin bietet der AES Mode den Vorteil ein PAC File für einen ganz **bestimmten Programmer**, unter Einbeziehung dessen Serien Nummer, zu erstellen das auf keinem anderen Programmer benutzbar ist. Noch weitergehend ist das Feature, dass hier auch eine **Stückzahlen Begrenzung** angegeben werden kann. Somit lassen sich heimliche "schwarze" Produktionen absolut unterbinden.

Daher sollte zumindest für Außer-Haus Produktion die AES Verschlüsselung verwendet werden. Für in-Haus genügt aber auch das "normale" PAC File.

1	pack Project [ISP3+UPP1/2]	Standard PAC File
2	pack Project for ISP3-X UPP1-X UPP2-X	AES PAC File

Image: Constant of the second seco	used
Key Comment select 1886620A UPP1X 1887D97F UPP2X edit Pass 18868	
18866201 UPP1X 1887D97F UPP2X edit Pass 19868	a key
L887D97F UPP2X	
edit Pass	Del KEY
edit Pass	dd KEY
188.68	word
	20A
000 R	ead KE\

Zum erzeugen eines AES PAC ist es unabdingbar, dass ein "X" Programmer am PC angeschlossen ist.

Der Dialog zum erzeugen von AES PAC Files gestattet drei unterschiedliche Modi auszuwählen.

- A. Standard Encryption (only AES used)
- B. Encryption mit Passwort (Sernum used). Hier wird die Seriennummer des Ziel Programmers benötigt. Diese wird in die Verschlüsselung integriert und vom Ziel Programmer geprüft. Der Ziel Programmer wird hierzu nicht benötigt, nur seine Serien Nummer.
- C. Stückzahl Begrenzung (Sernum+Quantity used). Hier wird ebenfalls die Seriennummer des Ziel Programmers benötigt. Weiterhin wird hier die maximal mögliche zu programmierende Stückzahl vorgegeben. Wird diese im Betrieb erreicht, dann weigert sich der Programmer weitere Targets zu programmieren.

arameter list of isp3_x	? ×
Project Name	isp3_x
File created	2012.Sep.01 00:58:36
File downloaded	2012.Sep.06
CPU Name	XMEGA256A3U
CPU Clock	32 MHz
Flash to program	196780 bytes
EEprom to program	none
UserRow program	none
Fuse to program	yes
Lockbits to program	yes
Auto release target	yes
PDI programming	yes
Target powered by	ISP/UPP 3.30V max 100mA
program serial number	no
preserve serial number	no
File protect	AES+Password+Quantity
Quantity limit	10

Die AES Eigenschaften eines PAC Files können auf dem Ziel Programmer im Tool PackProg über "File Info" abgefragt werden.

### Achtung:

AES encrypted PAC Files können auch von jedem "alten" Programmer Typ (ISP3-USB, UPP1-USB, UPP2-USB) abgearbeitet werden. Da diese jedoch nicht in der Lage sind solche Files zu entschlüsseln wird natürlich nur Nonsens programmiert.



## **Direktes Programmieren**

Das interaktive Programmieren wird mit diesem Button der Programmer Oberfläche gestartet. Dabei verhält sich der UPP Programmer wie sein kleiner Bruder, der ISP3. Das ganze Chip wird gelöscht incl. der Lock Bits und anschließend neu programmiert. Die Fuse und Lock Bits werden wie unter <u>Options</u> eingestellt, behandelt.

Da hier der PC und das Steuerprogramm alle relevanten Daten unter Kontrolle hat, ist die MMC Karte hier nicht notwendig und wird auch nicht gebraucht.

Weiterhin gibt es auch noch die Möglichkeit über den PC zu programmieren, aber dabei das Projekt in der MMC Karte zu benutzen. Dazu wird mit dem Download Button der Download Dialog geöffnet.



Das Projekt in der MMC Karte wird durch einen Click in das Listenfenster ausgewählt. Damit werden die erase, verify und prog Buttons freigegeben.

Jetzt kann mit dem *prog Chip* Button die CPU programmiert werden.

Ist das Chip nicht auslese geschützt kann optional mit dem *verify Chip* Button die CPU getestet werden.

Die aktuelle File Liste der MMC Karte kann mit dem *Print* Button als Hardcopy ausgedruckt werden

Bitte beachten Sie, dass beim portablen (offline) Betrieb immer nur das Projekt mit der Nummer **0** programmiert werden kann.

Project Name	lisp3 ×
File created	2012.Sep.01 00:58:36
File downloaded	2012.Sep.06
CPU Name	XMEGA256A3U
CPU Clock	32 MHz
Flash to program	196780 bytes
EEprom to program	none
UserRow program	none
Fuse to program	yes
Lockbits to program	yes
Auto release target	yes
PDI programming	yes
Target powered by	ISP/UPP 3.30V 100mA max
program serial number	no
preserve serial number	no
File protect	AES+Password+Quantity
Quantity limit	10

Mit dem *File Info* Button können relevante Parameter des auf der MMC Karte ausgewählten Projekts angezeigt werden



## **Projekt Download**

Der UPP Programmer hat mehrere Arbeits-Modi. Während der PC-direkt Mode keine MMC Flash Karte benötigt, brauchen alle anderen Modi eine mit einem Project geladene MMC Karte. Es gibt dazu mehrere Möglichkeiten ein Projekt in eine micro-SD Karte zu schreiben.

## Flash Karten Reader/Writer

Deep	encrypt [ISP3+UPP1/2]
Stand	ard encrypt [ISP3+UPP1/2]
pack l	voject [ISP3+UPP1/2]
XMeg	a Boot DLD file

Dieses Gerät meldet sich beim PC als zusätzliches Laufwerk an.

Mit dem E-LAB Steuerprogramm wird eine gepackte oder verschlüsselte Projekt Datei gebildet. Dazu muss das gewünschte Projekt geladen werden. Dann wird das Encrypt Menu geöffnet und der Punkt

*pack Project* oder *Standard encrypt* angeklickt. Jetzt öffnet sich ein File Dialog zum speichern der Date

Wenn jetzt das MMC Laufwerk (reader/writer) gewählt wird, speichert Windows die gepackte Datei auf die MMC Karte. Bitte beachten, dass die Karte beim Standard UPP nur eine einzige Datei enthalten sollte

Für die Typen ISP3-X, UPP1-X und UPP2-X sollte nur pack Project [ISP3+UPP1/2] oder pack Project for ISP3-X UPP1-X UPP2-X verwendet werden

Bitte beachten für die UPP1 Programmer dass nur die Methoden mit **[ISP3+UPP ...]** verwendet werden dürfen. Die mit der Option **Deep encrypt** erzeugten gepackten Dateien können niemals direkt mit dem UPP verarbeitet werden. Hierzu ist immer das Programm **PackProg.exe** notwendig.

Bei **gepackten** Dateien bzw. Projekten besteht nur ein geringer Schutz. Alle Hex Files und auch die Programmier Vorgaben, Fuses etc. werden in eine binäre Datei geschrieben so dass der Empfänger eigentlich keine weiteren Programmier Kenntnisse haben muss und auch keinerlei Einstellungs-Veränderungen vornehmen kann oder muss.

Diese **Verschlüsselung** (encrypt) erweitert eine gepackte Datei dahingehend, dass Programm Dateien rund um die Welt verschickt werden können, ohne dass der Empfänger oder andere die Möglichkeit haben, die Datei zu disassemblieren oder anderweitig ein sogenanntes "Re-Engeneering" anzuwenden.

Weiterhin besteht die Möglichkeit, das encrypted File mit einem Passwort zu versehen, so dass nur der richtige UPP Programmer diese Datei verarbeiten kann. Ein Abzweigen von Produkten für dunkle Zwecke wird damit ziemlich erschwert.

- **Deep** encrypted Files können nur noch mit dem Programm PackProg.exe verarbeitet werden.
- **Standard** encrypted Files können direkt von den UPP Programmern geladen werden. Zum Verarbeiten mit dem UPP wird zwingend das Programm PackProg benötigt.
- **Packed** Files können direkt von den UPP Programmern geladen werden. Zum Verarbeiten mit dem UPP wird zwingend das Programm PackProg benötigt.

#### pack Project for ISP3-X UPP1-X UPP2-X

Hier wird grundsätzlich das absolut sichere AES 128bit Verschlüsselungs- Verfahren angewendet. Ist als Ziel Programmer einer der X-Typen vorgesehen, ist das AES allen anderen vorzuziehen.

### Anmerkung:

Neue Flash Karten müssen in einem PC Flash Laufwerk vor der ersten Benutzung formatiert werden. Die stellt sicher, dass die Karten in beiden Geräten, dem PC und dem UPP, lesbar sind.



## Programmieren von der SD card

Eine weitere Möglichkeit besteht darin, die auf der SD Card im UPP gespeicherten Projekte am PC zu programmieren.

2 × UPP-USB File administration [spindle] Maintenance 🔁 reload list MEGA644S PAC 29696 => 0 1 MEGA128 PAC 70400 X delete all 2 XMEGA A PAC 134144 MEGA644J PAC 29696 3 delete File 4 🔡 pack file 5 6 🧠 encrypt file 7 8 D check file mit 9 10 file Info 2 111 🖺 print yenty CHIP 🐞 prog CHP 🖉 epase CHIP Close 1884 MB

Dazu muss mit dem download Button der Download Dialog geöffnet werden.

Die Projekt Auswahl aus den SD gespeicherten Projekten erfolgt durch einen Click in der List Box. Damit werden die erase, verify und prog Buttons verfügbar.

Ein Programmier Zyklus wird mit **prog** *Chip* gestartet.

Wenn der Chip nicht geschützt ist, kann er mit

*verify Chip* mit dem geladenen Projekt verglichen werden.

Die angezeigte List kann mit **Print** als Hardcopy gedruckt werden.

file info zeigt die relevanten Programmier Parameter
des geladenen Projekts.

5	
Project Name	JISp3_X
File created	2012.Sep.01 00:58:36
File downloaded	2012.Sep.06
CPU Name	XMEGA256A3U
CPU Clock	32 MHz
Flash to program	196780 bytes
EEprom to program	none
UserRow program	none
Fuse to program	yes
Lockbits to program	yes
Auto release target	yes
PDI programming	yes
Target powered by	ISP/UPP 3.30V 100mA max
program serial number	no
preserve serial number	no
File protect	AES+Password+Quantity
Quantity limit	10
	Exit



## Status, Fehleranzeige und Probleme

Mögliche Fehlermeldungen des Programmiersystems (AVRprog PC):

#### Programmer not found

- a. Der Programmer ist nicht am PC angeschlossen
- b. Der COM-Anschluss des PCs ist durch ein anderes Programm belegt (gilt nicht bei USB).
- c. Es sind nicht alle Leitungen der 9poligen SUB-D Verbindung PC-Programmer angeschlossen

Bitte lesen Sie hierzu auch den Abschnitt Anschlüsse

#### **Target Power down**

- a. Der 6polige Stecker des Programmers ist nicht in das Ziel-System eingesteckt
- b. Das Zielsystem ist stromlos oder dessen Spannung ist zu niedrig ( < 3Volt)
- c. Das Projekt Setup erwartet, dass der ISP das Target mit Spannung versorgt, aber das Netzteil ist nicht angeschlossen oder die Stromaufnahme des Targets ist zu hoch.

#### **Device not responding**

- a. Spannung des Targets zu groß oder zu klein (siehe weiter unten)
- b. Chip defekt
- c. Reset kommt nicht an der CPU an
- d. CPU-Oszillator schwingt nicht (SPI Mode).

#### Wrong Device ID

- a. Spannung des Targets zu groß oder zu klein (siehe weiter unten)
- b. Chip defekt

Es ist möglich, dass eine Device-ID zerstört ist. Das Chip arbeitet jedoch fehlerfrei. Wenn es der richtige CPU-Typ ist, kann trotzdem weiterprogrammiert werden.

Alle o.a. Fehler können auch von einem defekten Programmierer herrühren. Eine Reset Beschaltung kann auch die Ursache sein. Dann Push-Pull Reset verwenden.

Falls eine CPU beim programmieren eine **falsche ID** meldet, kann trotzdem mit Löschen, Programmieren etc. fortgefahren werden.

### **Bluetooth Interfaces**

Viele dieser PC-Treiber emulieren ein virtuelles COMport in dem PC. Wenn die Interface Einstallung der Programmer Software in *Programmer Options* den Automatic Mode vorgibt, werden vor den USB Treibern auch alle COMports gescannt Das kann zu unerwartet langen Wartezeiten führen bis der Bluetooth Treiber mit einem Timeout zurückkehrt. In diesem Fall sollte die Programmer Port Einstellung auf **USB2 only** gesetzt werden.

#### Meldungen im Stand Alone Betrieb

Ohne angeschlossenen PC arbeitet der UPP Programmer nur mit seiner MMC Flash Karte. Hierbei wird der Status optisch und akustisch angezeigt. Weiteres unter *Stand-Alone Betrieb*.

#### Harter Reset

In beiden Modi, PC-gesteuert und Stand-alone, kann durch gleichzeitiges Drücken der Prog und Era Taste ein Hardware Reset im Programmer ausgelöst werden.

Der UPP1-X besitzt auch eine RESET Taste am unteren Ende des Gehäuses.



# **Erstellen von UPP Projekt Files**

In den vorhergehenden Seiten wurden die Möglichkeiten aufgezeigt wie die UPP Projekt Files erstellt werden können. Entweder durch direkten Download auf die MMC Karte des UPP oder durch ein Flash Laufwerk des PCs.

Dabei wurde darauf hingewiesen, dass die Standard UPP Version nur ein File im portable Mode benutzen kann, und zwar mangels Auswahl Möglichkeiten am UPP selbst.

Diesen Umstand berücksichtigen die *Version S* und *Version D* des UPP, indem die Version "S" auf der Unterseite einen Drehschalter besitzt, der die Auswahl von einem aus 10 geladenen Projekten erlaubt. Bei der Version "D" kann ebenfalls über die Docking Station eins von 16 Projekten angewählt werden.

Dabei stellt sich das Problem, dass die Zuweisung von Projekten auf der MMC Karte an die jeweilige Schalterstellung nicht direkt beeinflusst werden kann. Diese ist abhängig von der Reihenfolge der FAT16 Directory Einträge auf der MMC Karte. Wird eine Karte komplett gelöscht und werden dann nacheinander Files auf die Karte geschrieben, werden diese auch in dieser Reihenfolge dem Schalter zugewiesen. Werden dann aber Files gelöscht und/oder überschrieben, dann kann sich diese Reihenfolge erheblich ändern. Das hat zur Folge, dass in diesem Fall die neue Reihenfolge aus dem UPP File-Dialog des PC Programms notiert werden muss. Wenn hier nicht sorgfältig gearbeitet wird kann es dann zu erheblichen Problemen kommen.

Aus diesem Grund bieten die beiden Download Funktionen die Möglichkeit jeder Datei einen festen Platz bzw. einen festen Bezug zur Schalterstellung zuzuweisen.

Normalerweise haben alle UPP Pack Files die Datei Erweiterung \*.*pac* und die (non-AES) Encrypted Versionen die Datei Erweiterung \*.*enu*. Um diesen Dateien einen festen Listenplatz zuzuweisen gibt es die Möglichkeit eine Nummerierung in die jeweilige Datei Endung einzubauen, die den UPP Programmer dazu zwingt dieser Datei einer Schalterstellung zuzuweisen.

Beim Erstellen bzw. Download von PAC und ENU Dateien öffnet sich einer dieser beiden Dialoge:



Wird der Button **no Filenumber** gedrückt, wird ein normales \*.pac bzw. \*.enu File generiert. Wird der Button **set Filenumber** gedrückt, dann bekommt ein encrypted File die Erweiterung \*.**en0** und ein gepacktes File die Endung \*.**pk0**. Der letzte Buchstabe wird durch das Radio-Check Feld bestimmt und definiert wiederum den Platz in der internen File Liste des UPP und damit die Drehschalter Position.

Der UPP weist Dateien mit *Endungsnummern*, die schon auf der Flashkarte existieren, zurück. Es können jedoch z.B. folgende Files co-existieren:

DDS10.pac	_
DDS10.enu	
DDS10.pk0	
DDS10.en1	etc



# PackProg

Das Haupt Programm des E-LAB Programmier Systems, das **AVRprog.exe**, kann für alle Arbeiten benutzt werden.:

- 1. für das Erstellen von Projekten mit Fuse und Lockbits, Definition des Flash und EEprom Files etc
- 2. für das direkte inCircuit Programmieren von Chips mit allen Programmer Typen
- 3. für das indirekte inCircuit Programmieren (mittels Flash Karte) durch die UPP Programmer Typen
- 4. für das Erstellen von gepackten oder encrypted Projekten
- 5. für den Download von gepackten Projekten in die Flash Karte der UPP Programmer Typen
- 6. für das Ablegen von gepackten Projekten in die Flash Karte im Flash Laufwerk des PCs.

Die meisten dieser Funktionen sind für die Produktion und den Service nicht erforderlich, mehr noch, sie stören u.U. hierbei und können zu Fehlern führen.

Deshalb gibt es das reine Programmier Tool **PackProg.exe** für die Programmer Typen ISP3, UPP1 und UPP2. Dieses Tool erlaubt nur das Programmieren von Chips und bei den UPP Typen den Download von gepackten Projekten in den Programmer. Außerdem kann es als einziges Tool die "deep encrypted" Projekte verarbeiten.

# **Buttons and Menus**

## **Projekt Importieren**

ile Setup Info			
administration c 🗗 🛃 🔬 🔎	irect mode	UPP E-LAB SWrev: 4.0 HWrev: 1.1	File name: 06 XMEGAtst.pa 10
File type	standard pac	ked	USB
intern Project name	xmega_Prog		a second s
CPU name	XMEGA128A1		USB 2.0
Flash size \$22000			full speed
prog Flash	true		driver 2.51.1.0
EEprom size	\$23		1: 88
prog EEprom	true		
prog UserRow true			
prog mode PDI Batt: 100%			att:100% 👪 program
serial number			
project loaded			
PP1X Prog	Rev: 141229	Targ:	pcs: 0

PackProg arbeitet mit einem Projekt Pool ähnlich wie das Hauptprogramm AVRprog. Es werden hier aber nur gepackte oder encrypted Projekte registriert.

Das bedeutet dass ein neues Projekt zuerst einmal registriert werden muss bevor man mit diesem arbeiten kann.

Neue Projekte werden durch die Projekt Verwaltung importiert, entweder über das File Menu





ABCD	EFGHI	J K L M N
	GroupA	
19DS_Ca.encr	dds10.pk2	SRVMATIC.PAC
alv.en9	evabrdi.pac	srvmatic_Weg2.pac
alv.enu	evanumi.pac	Test 2313_1.pac
alv.pac	fatmmc.enu	Test 2313N.encr
avr evaboardN.encr	IR6_120.PAC	Test 2313P.encr
avr keybdauto.pack	m128.en4	Test mega168.encr
avr keybdauto8.encr	m128.en5	Test Mega32 pac
avr10.en0	m128.encr	Test2313.en0
avr10.pk1	m128_1.encr	Test2313.enu
avrfatmj.pac	Mega128-CAL.pack	UCA_6907.encr
avrfatmm.enu	mega168.encr	UCA_6907.pack
avrfatmm.pac	mega2561.pack	
avrfatms.pac	mega48.pac	
dds10.pac	mega481.pac	
lds10.pk0	mega8535.enu	
dds10.pk1	SPI evaboardi.pack	

Das eröffnet den Projekt Dialog

Mit dem Add Button kann jetzt ein Projekt dem Pool hinzugefügt werden.

Mit dem Delete Button kann ein vorhandenes Projekt aus dem Pool gelöscht werden.

Mit dem Load Button oder einem Doppel Click auf einen Eintrag wird das gewählte Projekt geladen.

## Programmer suchen



Um jetzt mit dem gewählten und geladenen Projekt arbeiten zu können muss der Programmer gesucht werden.



Dies geschieht mit dem Check-USB Button.

Wird ein Programmer gefunden so wird dies im Hauptfenster angezeigt.

Werden mehrere Programmer gefunden wird dies im nebenstehenden Dialog angezeigt.

Da immer nur ein Programmer zu einer Zeit gesteuert werden kann, muss einer ausgewählt und bestätigt werden.

## Projekt prüfen

Parameter list of isp3_x	? ×		
Project Name	isp3_x		
File created	2012.Sep.01 00:58:36		
File downloaded	2012.Sep.06		
CPU Name	XMEGA256A3U		
CPU Clock	32 MHz		
Flash to program	196780 bytes		
EEprom to program	none		
UserRow program	none		
Fuse to program	yes		
Lockbits to program	yes		
Auto release target	yes		
PDI programming	yes		
Target powered by	t powered by ISP/UPP 3.30V 100mA max		
program serial number	no		
preserve serial number	no		
File protect	AES+Password+Quantity		
Quantity limit	10		
	Exit		
rogramming parameters and option	of the loaded project		



Mit dem Info Button können die wesentlichen Parameter und Eigenschaften des aktuell im PC geladenen Projekts angezeigt werden.

Zwei Projekt Informationen werden auch im Hauptfenster grafisch angezeigt:



Das Batterie Symbol ist sicht bar wenn der Programmer das Target mit Spannung versorgen muss.

Das Schloss Symbol zeigt

an dass der Programmer das Target auslese schützen muss.



## Programmieren



Beim Transparent Modus wird der Programmer direkt vom PC aus gesteuert und mit Daten versorgt, ohne dass die Flash Karte des Programmers dabei beteiligt ist.

Die drei möglichen Operationen sind dabei: Program Chip. Dieser Button startet die Komplett Programmierung des Chips. Dazu gehören das Flash, das EEprom, die Fusebits, die Lockbits und ggf. eine Serien Nummer. Was im einzelnen ausgeführt wird steht in dem Pack oder Encrypt File (Project).

## **Device Check**

Mit diesem Button wird der Programmer und das zu programmierende Chip geprüft. Dazu zählen das Testen der Betriebsspannung und das Auslesen und Prüfen der Chip-ID, falls vorhanden.

## Verify



Verifiziert das Flash nach einem Programmier Vorgang, und falls vorhanden und freigegeben auch das EEprom. Der Vorgang kann natürlich nur durchgeführt werden wenn das Chip nicht auslesegeschützt ist.

Wurde bei der Projekt Erstellung (Pack oder Encrypted File) die Serien Nummer Programmierung freigegeben so wird die aktuelle Nummer angezeigt. Mit einem Doppelklick auf dieses Feld lässt sich diese hier editieren. Beim Programmieren wird diese Nummer im Flash mit abgespeichert und anschließend inkrementiert.

prog EEprom false		false	
	prog mode	SPI	
	serial number	8899AAB2	CCDDEE3C
	Target protected		
	JPP-1 Prog	Rev: 061211	Targ: 3.28V/0mA
	infos about the actual loaded project		

prog EEprom	false	
prog mode	SPI	
serial number	88 99 AA B2	2 CC DD EE 3C
Target protected		
UPP-1 Prog	Rev: 061211	Targ: 3.28V/0mA
Infos about the actual loaded project		

Zum Erstellen von

## Setup Menu

Setup Info	Encryption Password	×	encrypted oder deep
request Password Calibrate download new Firmware	174875E3	Copy to clipboard	encrypted Projekt Files muss das Passwort des Programmers dem Ersteller der Datei
	Get the programmers internal	close	mitgeteilt werden.
✓ auto search programmer			

Dazu muss im Setup Menu der Dialog *request Password* aufgerufen werden. In diesem Dialog erscheint nun das Passwort des aktuellen Programmers:

Der Download einer neuen *Firmware* erfolgt ebenfalls exakt in der gleichen Weise wie weiter unten beschrieben.



Mit der aktivierten Option *auto search programmer* wird immer nach dem Start des Programms PackProg zuerst das System nach einem angeschlossenen und aktiven ISP3 oder UPP Programmers abgesucht. Wird ein Programmer gefunden, so wird das sofort hier angezeigt:

serial number UPP-1 Prog found		
UPP-1 Prog	Rev: 061211	
Project: do program EEprom		

## **Project Download**

æ

Projekte können wie im Kapitel AVRprog beschrieben auf die SD Karte des UPP1 geschrieben werden.

## Programmieren von der SD card



PackProg kann auch die Projekte auf der SD Card des UPP benutzen um zu programmieren. Auch dies ist im Kapitel AVRprog beschrieben.

## Kommando Zeilen Parameter

Grundsätzlich können bei allen Aufrufen von PackProg auch Schalter mitgegeben werden. Dies sind:

- -p Automatischer Programmier Start
- -v Verify target
- -f Verify flash only
- -u Check programmer
- -t Enable Telnet Server
- -c Programm verlassen
- -d Programmer bestimmen, wenn mehrere angeschlossen -dProgSerNum
- -s Es werden keine visuellen Fehlermeldungen generiert

Statt dessen werden die Fehlermeldungen in die Datei "ISP\_UPP.err" im Programmverzeichnis geschrieben

"Filename" lädt automatisch das angegebene Pack-File.

Die Reihenfolge der Schalter spielt dabei keine Rolle. Die Schalter müssen durch ein Leerzeichen getrennt sein. Innerhalb der Schalter darf kein Leerzeichen enthalten sein.

Beispiel: C:\pppp\AVRProg.exe ProjectName -p -c

<u>Achtung:</u> Die Kommando Zeilen Parameter unterstützen nur den Transparent Modus. Ein Zugriff auf Projekte von der Flash Karte ist nicht möglich!



# Return Codes

- 0 dsOk
- 1 dsPwrDown Target Spannung fehlt
- 2 dsPwrErr Target Spannung zu hoch oder zu niedrig

Operation erfolgreich beendet

- 3 dsFalseTyp Falsche CPU ID gefunden
- 4 dsProtect Target ist über Fuses geschützt
- 5 dsNotEmpty Target ist nach einem Erase nicht leer
- Target bzw. Programmer meldet einen Verify Fehler während des Programmierens 6 dsVerifyErr N.A.
- 7 dsFileError
- USB Schnittstelle meldet einen Timeout 8 dsTimeOutErr
- 9 dsCommError Kommunikations Problem mit dem Programmer
- 10 dsNoProg Programmer nicht gefunden
- 11 dsNoProj Projekt nicht gefunden
- 12 dsFwLost Programmer meldet eine defekte Firmware
- File, z.B. Hexfile, wurde nicht gefunden 13 dsNotfound
- 14 dsCalReg Programmer meldet Verlust oder illegale Kalibration

# **Telnet Interface**

Zur einfachen Fernsteuerung des Programmers aus anderen Programmen heraus besitzt PackProg ein Telnet Interface. Hiermit können andere Applikationen über Telnet Strings den Programmer komplett fernsteuern. PackProg arbeitet dann als Telnet Server. 

Setup	Info	Den Manue Dunké a skalésé dan Dask-Dasa Talasé	
request Password Calibrate download new Firmware		Der Menu Punkt schaltet den PackProg Teinet Server ein oder aus.	USB 2.0 480MB/sec
↓ Telne Telne Telne	et active et config et info	Der aktive Telnet Server wird im Hauptfenster dargestellt:	Derogram
🗸 auto	search programmer		<u>L</u> close

### **Telnet Konfiguration**

Der Telnet Server benötigt eine USER ID und ein Passwort.

E-LAB PackProg TelNet Server	? ×
Telnet Server Configuration	1
User ID	
rh	
Password	
****	
Server Port	
Save	× ciose
Telnet configuration. Set security and	access values

Nimmt ein Telnet Client (andere Applikation oder PC) mit dem Server Kontakt auf, dann muss dieser Client sich mit dieser ID und Passwort anmelden. Damit wird vermieden, dass unerwünschte Telnet Clienten die Fernsteuerung übernehmen oder beeinflussen können.

Eine ungültige Anmeldung mit einem Telnet Tool sieht so aus:

Favorites 📴 🎲 AVR 🐨 PackLoader2
Trying 192.168.1.2 (PORT:23) Connected to 192.168.1.2 E-LAB PackProg Telnet Server
Anwendername: rh Paßwort: ****
Ungültige Anmeldung.



Im Telnet Mode arbeitet PackProg im Transparent Mode!

Mit dem Menu Punkt Telnet Info erhält man eine Kommando Liste.

```
X
Information
          Telnet communication
          [@5]
                    = Search programmer
           response = "ok" or "Error xx"
          [$Ffname] = load File fname
           response = "ok" or "Error xx"
          [@C]
                    = Check target
           response = "ok" or "Error xx"
          [@P]
                    = start Programming
           response = "ok" or "Error xx"
          [@V]
                    = start Verify all
           response = "ok" or "Error xx"
          [@VF]
                    = start Verify flash
           response = "ok" or "Error xx"
          [@R+] = Reset target, CheckISP3
           response = "ok" or "Error xx"
                   = Release target, CheckISP3
          [@R-]
           response = "ok" or "Error xx"
          [@T]
                    = Telnet close
           response = "ok"
          [@X]
                    = eXit
           response = "ok"
                       ÖK
```

Mögliche Fehlermeldungen sind

- 1. PowerDown Taget hat keine Spannung
- 2. Voltage Target Spannung zu hoch oder zu niedrig
- 3. FalseTyp Target hat die falsche ID oder ID nicht lesbar
- 4. Protected Bei einem separaten Verify
- 5. notEmpty Beim Programmieren
- 6. Verify Verify Error beim Programmieren
- 7. File File nicht gefunden, Kommando \$F
- 8. TimeOut Kommunikations Timeout
- 9. Comm Kommunikations Problem
- 10. noProg Programmer nicht gefunden
- 11. noProj Kein Projekt ausgewählt
- 12. Firmware Programmer hat Firmware verloren



# **Stand alone Mode**



Die UPP1-X Typen besitzen einen eingebauten Li-Po Akku mit 700mAh (Option 1500mAh). Das Gerät wird mit einem kurzen Druck auf die blaue RESET Taste 3 eingeschaltet. Ausgeschaltet wird mit gleichzeitigen Druck auf die ERA und PROG Taste. Das Gerät schaltet sich auch automatisch nach 10min Inaktivität aus. Der Akku wird über die USB Buchse geladen. Typische Ladezeit bei leerem Akku ist ca. 5std.

Das Gerät besitzt zwei Tasten, *prog/continue* und *era/clear*. Wird eine Taste betätigt, erfolgt vor der eigentlichen Operation ein MMC Filetest. Tritt hier ein Fehler auf, z.B. fehlende Flash Karte, ertönt ein Warnton und die Fehlermeldung 7 (MMC error) wird auf der LED geblinkt.

Wenn **mehr als ein Project** auf der MMC Karte gespeichert ist, wird immer das erste (älteste) Projekt herangezogen. Im stand-alone Mode gibt es keine Möglichkeit ein anderes auszuwählen, ausgenommen der Programmer hat die Option **XS** eingebaut.

OptionXS: Mit den UP-Down Tasten kann eines von max. 10 gespeicherten Projekte ausgewählt werden. Wenn die gewählte Dateinummer nicht auf der MMC existiert, wird ein Warn Signal ausgegeben.

#### prog Taste



Mit der prog Taste kann jetzt ein Programmiervorgang gestartet werden. Ist das Target (CPU) angeschlossen und hat die CPU auch eine Versorgungsspannung, so blinkt jetzt die LED solange kurz auf, bis der Vorgang beendet ist oder ein Fehler auftrat.

War das Programmieren erfolgreich, geht das Gerät wieder in den Grundzustand, was durch Ruhe Licht der LED angezeigt wird.

Trat ein Fehler auf (Fehler Code auf LED), so muss der Fehler durch die era/clear Taste bestätigt werden und das Gerät geht wiederum in Grundzustand.

Im Fehlerfall sind zwei Sonderfälle zu beachten:

- Die aus der CPU ausgelesene Device-ID stimmt nicht mit der Vorgabe überein (2xBlink). Da AVR CPUs diese ID, die in EEprom Zellen gespeichert ist, auch einmal verlieren können, ist es in diesem Fall (fehlerhafte ID) möglich durch nochmaliges Drücken der Prog-Taste das Programmieren trotzdem zu starten. Dies sollte aber nur gemacht werden, wenn sicher ist, dass die Ziel-CPU auch wirklich die richtige ist.
- 2. Wenn durch das Projekt vorgegeben wurde, dass der Programmer das Zielsystem mit Spannung versorgen muss und es kommt die Fehlermeldung "Target Power Down" (1xBlink), dann kann dieser Fehler nur behoben werden, wenn sichergestellt wird, dass das Ladegerät an den Programmer angeschlossen ist und dieses den Programmer bzw. das Target mit Strom versorgt.
- 3. Weiterhin wird in diesem Fall auch eine Target Spannungsabweichung von mehr als +/-0.2Volt als Fehler erkannt (2xBlink).

#### era Taste

Diese Taste dient in erster Linie zum Quittieren von Fehlermeldungen, wie weiter oben beschrieben. Mit ihr kann aber auch ein kompletter Chip erase Vorgang auf der Target CPU ausgelöst werden.

#### **Fehler Blinks**

Während des Löschen oder Programmierens können mehrere Fehler auftreten, die durch eine Anzahl von Blinks der LED angezeigt werden. Jeder Fehler wird mit einem einmaligen Warnton angezeigt:

- 1x Blink = Device Power down
- 2x Blink = Voltage error
- 3x Blink = Wrong device/signature
- 4x Blink = Device protected
- 5x Blink = Device not empty
- 6x Blink = Verify error
- 7x Blink = MMC error

![](_page_35_Picture_0.jpeg)

# **Option XS**

Bei dem UPP1 mit der Option XS sind zwei weitere Tasten und ein 7seg LED Display vorhanden. Nach dem Einschalten erscheint ein LED Test auf dem Display. Dann wird der aktuelle Akku Stand angezeigt.

![](_page_35_Picture_4.jpeg)

![](_page_35_Figure_5.jpeg)

Die Up/Down Tasten dienen zur Auswahl von einem der bis zu 10 auf SD Karte gespeicherten Projekte. Nach der Auswahl des gewünschten Projekts kann die Programmierung erfolgen. Die Handhabung der ERA und PROG Tasten erfolgt identisch wie weiter oben schon beschrieben.

Fehler werden akustisch und auch optisch angezeigt.

Disk und Filefehler werden mit einem *E* und *D* angezeigt, wobei das E und D abwechselnd gezeigt werden.

Programmierfehler werden mit einem *E* und einer *Fehlernummer* angezeigt, wobei das E und die Nummer abwechselnd gezeigt werden.

Programmierfehler können sein:

- 1 = Device Power down
- 2 = Voltage error
- 3 = Wrong device/signature
- 4 = Device protected
- 5 = Device not empty
- 6 = Verify error
- 7 = MMC error

#### Weitere Akku Status Anzeige

Während des Betriebs kann der Akku Status etwas ausführlicher angezeigt werden, indem mit der Down Taste durch 0 durchgedreht wird. Dann erscheint ein **B** (Batterie) und die Zahl **0..9** oder **F** im Wechsel. 0..9 entspricht 0..90% und F steht für full. Mit der ERA Taste wird diese Anzeige wieder gelöscht.

#### Datei Namen Anzeige

Der Name des gewählten Projekts (Filenamen) kann durch konstantes drücken der Up-Taste als Laufschrift angezeigt werden.

### Fehler Text Anzeige

Im Fehlerfall kann der Fehlertext durch konstantes drücken der Up-Taste als Laufschrift angezeigt werden.

#### Ausschalten

Durch gleichzeitiges drücken der ERA und der PROG Taste schaltet sich das Gerät komplett aus.

![](_page_36_Picture_1.jpeg)

# DLL FERSNSTEUERUNG

DLL zur Steuerung der E-LAB UPP1-X und UPP1-P Programmer Produktions- Programmiersystem für Atmel AVR CPUs

Bis zu 16 simultane Programmierungen

Steuerung über WIN32 DLL mit USB

Steuerungs- Programm vom Anwender selbst erstellbar

Eine USB Schnittstelle pro Programmer

Durch Einsatz der E-LAB UPP1-X oder UPP1-P Programmer flexible und schnelle InCircuit Programmierung

Dateien können auf einem PC gepackt oder verschlüsselt werden.

Die erzeugten Dateien oder Projekte, bis zu 16 Stück, werden auf einer SD Flashkarte abgespeichert.

Einfacher Programmwechsel in der Produktion durch Austausch der Flashkarte

oder durch Auswahl anderer Dateien auf der Flashkarte (bis zu 16)

Datei/Projekt Pflege auch direkt durch die DLL mit den Support Funktionen: List all Files, Delete File, Download File, Check File.

Support für Serien-Nummer oder MAC-Address Patches

Support für direkte File oder Target Patches

![](_page_37_Picture_0.jpeg)

# **EXTERNE HARDWARE**

## Schutz des Programmers gegen externe Kurzschlüsse und Überspannung

Alle neueren Programmer Typen sind gegen externen Dauerkurzschluss geschützt. Der Überspannungsschutz ist natürlich bei so einem Gerät natürlich nur in Grenzen möglich.

Die Schutzeinrichtung besteht für jede Steuerleitung aus einem Serien Widerstand mit **2200hm** und einer Überspannungs- Schutzdiode mit ca. 6Volt, wobei die Diode zwischen Widerstand und internem CPU-Pin gegen 0Volt liegt. Bedingt durch diese Anordnung kann es zu Problemen beim Programmieren kommen, wenn das Zielsystem eine oder mehrere Leitungen niederohmig abschließt, d.h. zu stark belastet. Dazu gehören natürlich auch dynamische Lasten wie z.B. Kondensatoren.

Grundsätzlich sollte beim Schaltungsdesign deshalb besonders darauf geachtet werden. Lasten kleiner 2kOhm und Kondensatoren grösser 100pF sollten nicht an die Programmierleitungen angeschlossen werden. Das gilt für alle Programmier Modi.

Kondensatoren und Pullup Widerstände sollte bei PDI Programmierung komplett vermieden werden.

# **Diverse Adapter**

![](_page_37_Picture_9.jpeg)

Als Option ist ein Adapter von E-LAB 6pin SPI auf AVR 10pin SPI erhältlich #2125

![](_page_37_Figure_11.jpeg)

![](_page_37_Picture_12.jpeg)

Als Option ist ein Adapter von E-LAB 10pin JTAG auf Atmel 10pin JTAG erhältlich #2127

![](_page_37_Figure_14.jpeg)

![](_page_38_Picture_1.jpeg)

# TARGET POWER SUPPLY

Alle UPP Programmer können die Target CPU mit einer voreinstellbaren Spannung versorgen. Da ein USB-Port des PC auch mindestens 100mA/5Volt= liefert, kann diese Versorgung benutzt werden. Hier ist jedoch zu beachten, dass sehr oft diese nominellen 5V gar keine 5V sind, sondern z.B. 4.6V oder noch weniger. Bedingt durch den im Gerät vorhandenen programmierbaren Spannungsregler ist ein weiterer Spannungsverlust von ca. 0.2Volt zu erwarten. Um trotzdem 5V am Ausgang zu erreichen enthalten die Geräte einen Step-Up Konverter der dies ermöglicht.

Bei der Versorgung durch das Target muss dessen Spannung mindestens 3.3V sein. Hier muss das Target aber dann in der Lage sein entsprechenden Strom an den UPP zu liefern (max. 100mA).

![](_page_38_Picture_5.jpeg)

Als Option kann ein Netzteil mit 5Volt an der USB-Buchse angeschlossen werden. Dieses ist enthalten.

Weiterhin ist zu beachten, dass ein USB HUB max. 100mA Strom liefert, wenn er nicht ein eigenes Netzteil hat. Daher kann der max. entnehmbare Strom hier enorm reduziert werden. Wird der Programmer direkt an den PC angeschlossen, kann der Programmer bis zu 300mA liefern. Das gleiche gilt auch mit externem, optionalem Netzteil (enthalten). Im stand-alone Modus wird der interne Akku (4V/700mAh) benutzt um das Target von der Versorgung des UPP zu entlasten. Als Option gibt es auch einen internen Akku mit 1500mAh.

01	20	Der Programmier Anschluss der UPP1-X Geräte bietet auch einen extra Pin für externe Strom
о3	40	Versorgung. Dieser kann mit einem Netzteil verbunden werden mit ca. 59V/DC 500mA. Optional kann auch ein externer Akku Pack zur Versorgung angeschlossen werden.
о5	60	Pin6 Ground
о7	80	
<b>o</b> 91	00	Pin10 kann als externer positiver Strom Versorgungs- Eingang verwendet werden.

# **BATTERIE BETRIEB**

Der UPP1-X enthält einen eingebauten Akku Pack mit 3,7V/700mAh. Wenn das Gerät portabel betrieben wird, und das Target selbst keine eigene Stromversorgung hat, oder diese ist zu schwach um auch noch den Programmer versorgen zu können, kann das die interne Batterie leisten. Als Option gibt es den UPP1-X auch mit 1500mAh internem Akku.

Muss der UPP1-X das Target mit Spannung versorgen, so gewährleistet ein interner step-up Konverter eine Ausgangsspannung bis zu 5.5V, falls diese Option beim erstellen des Projekts gewählt wurde.

Der interne Akku wird wiederaufgeladen wenn der Programmer am USB Port am PC angeschlossen ist oder eines der externen Ladegeräte aktiv ist.

Im dem USB1-X Paket ist dazu ein mini AC zu USB Power Supply enthalten als auch ein Auto Konverter für den Zigaretten Anzünder (12V -> 5V USB).

![](_page_39_Picture_0.jpeg)

# **MULTIPLE PROGRAMMER**

#### COMports and USB

USB ISP-USB Programmer ECJIP9NX
COM1 ISP/ICP Programmer
<i>1</i>
W UK

Werden mehrere USB Programmer gefunden oder zumindest ein serieller und ein USB Typ, so wird der nebenstehende Auswahl Dialog angezeigt, bevor man mit dem System arbeiten kann.

Grundsätzlich wird aber nur max. ein serieller Programmer gesucht, weitere werden ignoriert.

Weiterhin kann immer nur mit einem Programmer gleichzeitig gearbeitet werden. Mehrfach (Gang) programmieren ist nicht möglich

Werden Programmer hinzugefügt oder abgezogen, ist es möglich sich mit dem Menu Punkt *File/search programmers* zu jeder Zeit einen Überblick über die angeschlossenen Geräte zu verschaffen.

File	Device	Program	Options	Encrypt
E	dit/Load i	Project		
5	ave Proje	ct parame	ters	<u> </u>
S	ave Flash	Buffer to	binary File	26
S	ave EEpr	om Buffer 1	o binary F	ile pa
S	ave Flash	Buffer to	Hex File	D8
S	ave EEpr	om Buffer I	o Hex File	08
S	earch pro	grammers		Pa Ba
¥ U	SB2 devic	ces only		98
E	xit			08
111				17

000000 0C 94 D8 07 0C 94 D8

![](_page_40_Picture_1.jpeg)

# **USB TREIBER**

## Windows Kompatibilität

Um die USB Programmer mit einem Windows System betreiben zu können ist zumindest Win98SE Voraussetzung. Win95, NT3/4 und Standard Win98 unterstützen kein USB. Bei Win98SE ist ebenfalls Vorsicht geboten. Nicht alle Versionen können USB sauber handhaben, weshalb E-LAB die Funktion der USB Programmer auch unter Win98SE nicht garantieren kann. Für die USB Versionen ist deshalb nur XP, Vista oder Windows7 möglich. Grundsätzlich sollten Hard/Software Entwicklungs- Systeme nur mit XP oder neuer betrieben werden. Diese Systeme sind sehr stabil und haben nicht das Problem der beschränkten Ressourcen bzw. Handles wie alle anderen.

### Windows Treiber

E-LAB Programmer mit USB2-Interface brauchen, wie alle nicht-Standard USB-Devices, einen speziellen USB2-Treiber. Dieser Treiber ist Bestandteil der Installation.

Für alle E-LAB USB2-Typen wird ein einziger spezieller Treibersatz mitgeliefert, der sich in einem Unterverzeichnis des Installations- Verzeichnis befindet:

..\USB2\_Driver\\*.\* Treiber für alle USB2 Programmer ISP3, UPP1 und UPP2

In der AVRco Installation befinden sich diese Subdirectories unter dem Verzeichnis ... AVRcoL.

## **Treiber Installation**

Die notwendige Installation der Treiber auf einem PC ist relativ einfach und geht problemlos vor sich. Mit der Installation des Programmer Pakets wird automatisch der richtige Treiber installiert. Ein manuelles Eingreifen ist nicht erforderlich.

Es ist hierbei ist jedoch ein bestimmtes Verfahren einzuhalten.

- 1. Programmer vom PC abziehen (wichtig)
- 2. Computer einschalten und warten bis das System arbeitsbereit ist.
- 3. Das normale Programmer Install Programm *"ISP\_ICPinst.exe"* ausführen. (*nicht* für AVRco)
- 4. Die folgenden Windows Abfragen betreffend des USB Treibers sind jeweils mit ja zu beantworten
- 5. Den USB Programmer an einen freien USB-Port des PCs anschließen.
- 6. Windows bemerkt jetzt ein neues unbekanntes USB Device und registriert dieses.
- 7. Die Software ist jetzt arbeitsbereit

![](_page_41_Picture_0.jpeg)

# **Unsignierte Treiber installieren**

Um unsignierte, also nicht von Microsoft zertifizierte, Treiber unter Windows8/64 zu installieren, muss dies vor dem eigentlichen Hochfahren des Systems freigegeben werden mit "cmd shutdown /r /o". Windows führt dann einen Neustart durch.

Dieses betrifft den AVRco USB Treiber als auch den AVRprog USB Treiber.

## Schritt 1:

Wenn Windows 8 hochgefahren ist, so muss man zuerst einmal in das Boot-Options-Menü starten. Hierzu drückt man im Windows 8 Desktop einmal die Tastenkombination Win+R, um den "Ausführen"-Dialog zu öffnen.

![](_page_41_Picture_7.jpeg)

## Schritt 2:

Im Options-Menü auf "Problembehandlung" clicken

## Problembehandlung PC auffrischen Wenn der PC nicht zufriedenstellend läuft, können Sie ihn ohne Dateiverlust auffrischen.

![](_page_41_Picture_11.jpeg)

Originaleinstellung wiederherstellen vollständig zurücksetzen.

Erweiterte Optionen

## Schritt 3:

auf "Erweiterte Optionen". clicken

![](_page_42_Picture_1.jpeg)

![](_page_42_Figure_2.jpeg)

Jetzt kann der AVRco bzw. der AVRprog Treiber ohne Fehlermeldung installiert werden.

![](_page_43_Picture_0.jpeg)

### Weitere Programmer installieren

Die E-LAB Programmer werden individuell in Windows registriert. Wurde der allererste Programmer registriert kennt Windows jetzt zumindest diese Version (ISP oder UPP) der Programmer.

Neue Har	dware gefunden	
	ISP-USB Programmer	
Installati	on	

Weitere Geräte werden in aller Regel kurz mit nebenstehendem Dialog angezeigt und dann automatisch registriert. Je nach System Einstellung des Windows kann dann noch der Pfad für den Treiber abgefragt werden, der dann entsprechend anzugeben ist.

## Programmer Treiber de-installieren

Im allgemeinen macht es wenig Sinn, die Treiber für die E-LAB Programmer zu de-installieren, da diese nur bei Bedarf temporär geladen werden und damit das System nicht belasten. Sollte es trotzdem notwendig sein, die USB Treiber zu de-installieren, darf das nicht manuell geschehen.

Derjenige Treiber, der de-installiert werden soll, dessen Programmer muss angeschlossen sein. Dann wird der Geräte Manager von Windows aufgerufen und mit dessen Hilfe wird der Treiber de-installiert. Andere Windows Utilities bieten ein sogenanntes Deaktivieren von Treibern an, welches aber mit einer De-Installation nichts zu tun hat.

![](_page_44_Picture_1.jpeg)

# FIRMWARE UPDATE

E-LAB Programmier Geräte unterstützen das Downloaden einer neuen Firmware in den Programmer. Den **Device Status** Dialog aufrufen. Hier erscheint dann in der Zeile <u>Firmware</u> eine Zahl, die das aktuelle Firmware Datum wiedergibt, was auch ein Teil des Datei Namens darstellt.

Bei einem Firmware update des Programmers wird, abgesehen von einem kleinen sog. Bootsektor, dessen komplettes Programm gelöscht und mit einem neuen Programm beschrieben. Neue Firmware für die einzelnen Programmer können von <u>www.e-lab.de</u> herunter geladen werden. Diese Programme sind nicht auf dem PC ausführbar, sondern müssen in das Programmiergerät geladen werden.

USB Version Datei: yymmdd\_UPP1\_X.pupd oder vom WEB in Datei: UPP1\_Xupdate.zip

Dies geschieht mit Hilfe des Menu-Punkts **Options/Download new Firmware.** Beachten Sie dazu bitte, dass alle Firmware Dateien sich im Ordner **ISP\_Updates** unterhalb der Home Directory des Programmers befinden müssen, ansonsten werden sie nicht gefunden. Mit obigen Menu wird unten stehender Dialog geöffnet.

# **ISP/UPP Firmware Loader**

ISP/UPP Firmware Loader [1104	127_UPP2_U58_101.pupd]	Die Gruppe "File state" enthält den Status der geladenen Datei, wie z.B. Dateinamen, Dateigröße und Infos über die Ziel-CPU.
File state loaded : 110427_UPP2_USB_101.pup Size : 253952 Bytes Device ID : 1E9802 CPU name : MEGA2561	Target state Firmware : 110427 Mode Target connected Device ID :	Die Gruppe "Target state" enthält den Status des Programmers. Wenn die Ampel grün ist, kann mit dem Herunterladen bzw. Programmieren begonnen werden. Der senkrechte Balken zeigt den Fortschritt beim Download an.

Mit dem "Open" Button wird ein Dialog geöffnet, der alle in Frage kommenden Firmware Updates anzeigt. Die Datei Namen beginnen mit dem Erstellungsdatum und sind deshalb gut zu identifizieren. Ein Doppelklick lädt die Datei in den Download Buffer.

![](_page_44_Picture_10.jpeg)

**F** 

Mit dem Comport Button wird die Verbindung mit dem Downloader im Programmiergerät aufgenommen. Der Downloader überprüft, ob die Datei zu dem Programmiergerät passt. Wenn das nicht der Fall ist, erfolgt eine Fehlermeldung.

![](_page_44_Picture_12.jpeg)

Wenn die Datei erfolgreich geladen wurde und zu dem Programmiergerät passt, kann mit dem DownLoad Button das Programmieren des Programmers gestartet werden. Dieser Vorgang kann in dem rechten Bargraph beobachtet werden.

![](_page_44_Picture_14.jpeg)

Sollte der Download einmal "hängen" bleiben, so kann mit dem Stop Button der Vorgang abgebrochen werden. Bei Problemen evtl. die externe Spannung des ISP erhöhen oder erniedrigen.

![](_page_45_Picture_0.jpeg)

Eine fehlerhafte oder unvollständige Programmierung wird beim Power-On des Gerätes festgestellt. Der Programmer fordert dann einen neuen Download an.

### Ein Firmware Download kann auch erzwungen werden.

Bei den UPP1-X Geräten befindet sich eine RESET Taste auf der hinteren Frontseite des Gerätes.

![](_page_45_Picture_5.jpeg)

- 1. USB und Netzteil Buchse
- 2. Micro-SD Karten Schacht
- 3. RESET Taste

Diese RESET Taste hat zwei Funktionen:

- 1. ein kurzer Druck auf diese Taste führt einen Hardware Reset aus.
- 2. ein längerer Druck auf diese Taste (>1sec) führt ebenfalls ein **Hardware Reset** aus mit anschließendem Einsprung in den **Zwangs Download** Mode wie oben beschrieben.

# ANHANG

# xMega

### Achtung:

Die RESET Leitung auf dem Target darf nicht mit Kondensatoren belastet sein, da hier der PDI-CLK mit mehr als 1MHz darüber geht. Ein Jumper der den RESET Kondensator beim programmieren abklemmt hilft hier.

-XMega PDI speed • high speed

C low speed

Bei älteren XMegas, z.B. XMega128A1, oder langen Programmierleitungen kann es zu Fehlern kommen. Atmel empfiehlt hierbei die Clockrate des PDI Interfaces herabzusetzen. Dies geschieht unter "Options/Programer options"

Ein spezieller XMega Adapter ist beim UPP1-X nicht erforderlich.

![](_page_46_Figure_9.jpeg)

**TopView XMEGA PDI Stecker** 

![](_page_47_Picture_1.jpeg)

# TINY4-5-9-10-20

Diese Tinys werden mit 5V über drei Pins programmiert.

Der Programmier Mode nennt sich TPI. Da der Programmier Stecker auch für den SPI Mode verwendet wird, weicht dieser von der Atmel Belegung ab. Die Last am TPI\_DAT Pin sollte nicht kleiner als 80kOhm sein.

Hier die Verbindung vom Programmer zu einem TPI TINY.

Weil der RESET Pin dieser TINYs durch eine Fuse abgeschaltet werden kann, ist ein normal re-programming dieser Chips normalerweise nicht möglich. Dazu muss man in den high-voltage programmier Mode schalten. Glücklicherweise ist dabei der Programmier-Algorithmus derselbe mit der Ausnahme dass an den RESET Pin 12V angelegt werden müssen.

Hier ist eine einfache Schaltung wobei der RESET Ausgang des Programmer die 12V schaltet:

![](_page_47_Figure_8.jpeg)

![](_page_47_Figure_9.jpeg)

![](_page_48_Picture_1.jpeg)

# **UPDI Tiny und UPDI Mega**

### Basics

Das neueste Atmel Programmier Interface ist eine Ein-Draht (one-wire) Version die nur einen Pin der Chips belegt. Dieses Interface ist sehr schnell, benötigt aber einen speziellen Algorithmus. Dieser wird in den X-Versionen der E-LAB Programmer unterstützt.

Die Belegung des Programmiersteckers ist untenstehend. Hierbei ist zu beachten dass die UPDI Leitung nicht nieder-ohmig belastet werden darf.

![](_page_48_Figure_6.jpeg)

**TopView TINY UPDI Stecker** 

Ein gewisser Nachteil dieses single-wire Systems ist dass der UPDI Pin der Chips über Fuses zum normalen IO-Pin programmiert werden kann. Das hat zur Folge dass so ein Chip dann nicht mehr auf normalem Weg neu programmiert werden kann! Das trifft allerdings für die UPDI Megas nicht zu.

In diesem Fall kann das nur mit einem 12V Impuls am UPDI Pin wieder zurückgesetzt werden. Dazu ist allerdings ein spezieller Algorithmus nötig. Dieser wird in den Programmern auch unterstützt. Da hier alles zusammen passen muss, timings und Spannungsverläufe, ist eine spezielle externe Hardware nötig.

Dieser HVP Adapter ist von E-LAB erhältlich. Er braucht keine weitere Spannungs Versorgung.

![](_page_48_Picture_11.jpeg)

Ist das 12V (HVP) Reset notwendig dann kann mit angeschlossenem HVP Adapter diese in Frage kommende Fuse zurückgesetzt werden.

Dazu ist allerdings zu beachten dass am UPDI des Chips evtl . angeschlossene Bauteile auch 12V tolerant sein müssen und keine grosse Last angeschlossen ist.

Mit untenstehendemDialog im AVRprog.exe kann dieser RESET durchgeführt werden.

![](_page_48_Figure_15.jpeg)

![](_page_48_Figure_16.jpeg)

Dieser Button ist nur sichtbar wenn mit UPDI programmiert wird und der HVP Adapter gefunden wird.

![](_page_49_Picture_0.jpeg)

# Chipcon

### Allgemeines

Die aktuelle UPP Firmware unterstützt auch die in-Circuit programmierbaren ZigBee Chip Familie CC1110, CC2510 und CC2430 von TI-Chipcon.

Beim Erstellen eines neuen Projektes für den CC2430 muss neben dem Flash Hexfile auch die CPU ausgewählt werden (CC2430-F32, CC2430-F64 oder CC2430-F128).

Die Ausgangsspannung für das Target kann hier zwischen 2.7V und 3.6V eingestellt werden, wenn der Programmer das Target versorgen soll. Der korrekte CPU Clock muss vorgegeben werden, entweder 16MHz oder 32MHz.

Fusebits existieren keine aber ein Lockbit Block. Die genaue Bedeutung der Lockbits muss dem Datenblatt des CC2430 entnommen werden.

#### IEEE Adresse

![](_page_49_Picture_9.jpeg)

Da der CC2430 ein ZigBee Device ist muss der Controller eine feste Adresse haben (IEEE), vergleichbar mit einer MAC Adresse bei Ethernet. Chipcon hat festgelegt dass diese Adresse (8 Bytes) auf den letzten 8 Bytes des Flash liegen soll. Beim F128 wäre dies \$1FFF8..\$1FFFF.

Das MSB liegt dabei auf der unteren Adresse, LSB auf der obersten.

Die Programmiersoftware unterstützt dies indem diese Adresse vorgegeben werden kann und die Programmier Software diese nach jedem Programmier Durchgang automatisch inkrementiert.

Mit **Preserve Serial Number** wird die im Target vorhandene Serien Nummer wieder verwendet, vorausgesetzt das Chip ist noch auslesbar.

Mit **LSB Serial Number Order** wird Serien Nummer beginnend mit dem LSB aufsteigend im Flash abgelegt, ansonsten beginnend mit dem MSB.

Diese Optionen können im Dialog Options/Target Options vorgegeben und auch editiert werden.

#### Belegung des Programmiersteckers

Es wird das beiliegende 6polige Kabel verwendet. Die Signal Belegung des Kabelsteckers bzw. der Buchse auf dem Target System ist wie untenstehend vorzunehmen.

![](_page_49_Figure_18.jpeg)

Achtung!
Der PIN2 muss mit der Target Versorgung
(VCC) verbunden werden und PIN6 mit Ground
des Targets. PIN5 muss an den Reset PIN,
PIN3 an den Debug Clock (P2_2) und PIN4 an
den DATA PIN (P2_1) des CC2430
angeschlossen werden.

![](_page_50_Picture_1.jpeg)

#### Verify

Während des Programmiervorgangs der in 1kB Blöcken erfolgt, wird nach jedem Block automatisch ein Verify dieses Blockes durchgeführt und im Fehlerfall mit einer entspr. Meldung abgebrochen.

#### Chip interne ID

Device State	? ×
Device CPU CC2430-F128 Flash size 131072 bytes EEprom size Device state programmed	Programmer Name : ISP-3 Debug Prof Ser Num : 171FE66A Prod : 2006.03.20 Firmware : 4.0
Application Name : CC2430-128 Flash used : 23373 bytes EEprom used :	
Environment 32 MHz 3.3 Volt 200 mA	OK

Diese ID Nummer wird aus dem Chip ausgelesen und hier dargestellt. Das erste Byte ist immer Null und ohne Bedeutung. Das zweite repräsentiert die CPU Revision (\$01) und das dritte Byte die Chip-ID, \$85 für die CC2430 Familie.

### Achtung

Eine falsche Chip-ID kann diverse Ursachen haben, defekter Programmer, defektes Kabel, schlechte oder falsche Kontaktierung zum Target oder auch ein defektes Chip.

Eine falsche ID sollte niemals ignoriert werden sondern der Grund dafür muss eingehend untersucht werden.

# **Chipcon Evaluation Boards**

## CC2430DB

Dieses Board hat zwei 6pol Pfosten, die es erlauben einen externen Programmer anzuschließen. Da der UPP Programmer deshalb nicht direkt auf dieses Board gesteckt werden kann, gibt es als optionales Zubehör für den UPP ein kleines Adapter Board das separat bestellt werden muss. (Ord #2109)

Dieser Adapter ist wie untenstehend zu sehen auf das Evaluation Board zu stecken.

![](_page_50_Picture_14.jpeg)

![](_page_50_Picture_15.jpeg)

![](_page_51_Picture_0.jpeg)

## **Chipcon Evaluation Board SOC-BB**

Dieses Board hat einen 10pol Pfosten für den Anschluss eines externen Programmers. Da der UPP Programmer nicht direkt auf dieses Board gesteckt werden kann, gibt es als optionales Zubehör für den UPP das kleine Adapter Board **SOC-BB Adapter** das separat bestellt werden muss. (ord #2123)

Dieser Adapter ist wie untenstehend zu sehen auf das Evaluation Board zu stecken.

![](_page_51_Picture_5.jpeg)

![](_page_51_Picture_6.jpeg)

# AT89LPxx

### Allgemeines

Die aktuelle UPP Firmware unterstützt auch die in-Circuit programmierbaren AT89LP2052 und 4052 von Atmel. Der Unterschied zu den AVRs und 89Sxx Typen besteht in der Programmier Beschaltung der CPUs beim in-circuit Programmieren.

### Belegung des Programmiersteckers

Es wird das beiliegende <u>10polige</u> Kabel verwendet. Die Signal Belegung des Kabelsteckers bzw. der Buchse auf dem Target System ist wie untenstehend vorzunehmen.

MISO	o1 2o	VCC
SCLK	o3 4o	MOSI
/RESET	o5 6o	GND
SS	o7 8o	N.C.
N.C.	o910o	N.C.

Achtung! Der PIN2 muss mit der Target Versorgung (VCC) verbunden werden und PIN6 mit Ground des Targets. PIN5 muss an den Reset pin, PIN3 an den SCLK, PIN4 an den MOSI pin, PIN1 an den MiSO pin und PIN7 an den SS PIN angeschlossen werden.

**TopView Buchse auf dem Target** 

![](_page_52_Picture_11.jpeg)

![](_page_53_Picture_0.jpeg)

# Serial Flash (SPI-Flash)

### Allgemeines

Die aktuelle ISP3-X Firmware unterstützt auch die in-Circuit programmierbaren SPI-Flash Bausteine der Typen AT25DFxxx, S25FLxxx und SST25VFxxx.

### Belegung des Programmiersteckers

Es wird das beiliegende <u>6polige</u> Kabel verwendet. Die Signal Belegung des Kabelsteckers bzw. der Buchse auf dem Target System ist wie untenstehend vorzunehmen.

 MISO/SO
 o1 2o
 VCC (3.3V)

 SCLK
 o3 4o
 MOSI/SI

 /CS-SELECT
 o5 6o
 GND

**TopView Buchse auf dem Target** 

![](_page_54_Picture_1.jpeg)

# Weitere E-LAB Programmer

![](_page_54_Picture_3.jpeg)

## ISP3-X

Der Programmer ISP3-X arbeitet ausschließlich mit dem PC zusammen und ist nicht portabel.

Deshalb ist er das preiswerteste Gerät unter den E-LAB Programmern.

Der Anschluss an den PC erfolgt über USB2.

![](_page_54_Picture_8.jpeg)

# **UPP1-XS**

Der Programmer UPP1-XS kann sowohl vom PC aus gesteuert werden als komplett PC unabhängig (portabel). Im portable Mode werden bis zu 10 Projekte auf seine microSD Karte gespeichert.

Die Projekt Auswahl erfolgt über die Up/Down Tasten mit Hilfe des LED Displays. Der aktuelle Projekt Name kann über das Display in Laufschrift angezeigt werden.

Im portablen Mode wird das Gerät durch einen internen Li-Po Akku gespeist.

Der Anschluss an den PC erfolgt über USB2.

![](_page_54_Picture_14.jpeg)

# UPP2-X

Das Flagg Schiff unter den portablen E-LAB Programmern.

Auf der Flashkarte können bis zu 63 Projekte abgelegt werden.

Im portablen Mode wird das Gerät durch einen internen Li-Po Akku gespeist.

Der Anschluss an den PC erfolgt über USB2.

Hervorragend für den Service und auch die Kleinserien Produktion geeignet.

![](_page_55_Picture_0.jpeg)

![](_page_55_Picture_2.jpeg)

![](_page_55_Picture_3.jpeg)

# UPP1-P und UPP1-PR

Die Produktions- Ausführung des UPP1-X. Im Hutschienen Gehäuse. Steuerung vom PC über USB oder Fernsteuerung über DLL Version P oder mit Drahtfernsteuerung Version PR

![](_page_55_Picture_6.jpeg)

# Notizen

# Notizen

# Notizen

©1998-2018 *E-LAB Computers* Grombacherstr. 27 D74906 Bad Rappenau

Tel. 07268/9124-0 Fax. 07268/9124-24

Internet: www.e-lab.de e-mail: info@e-lab.de